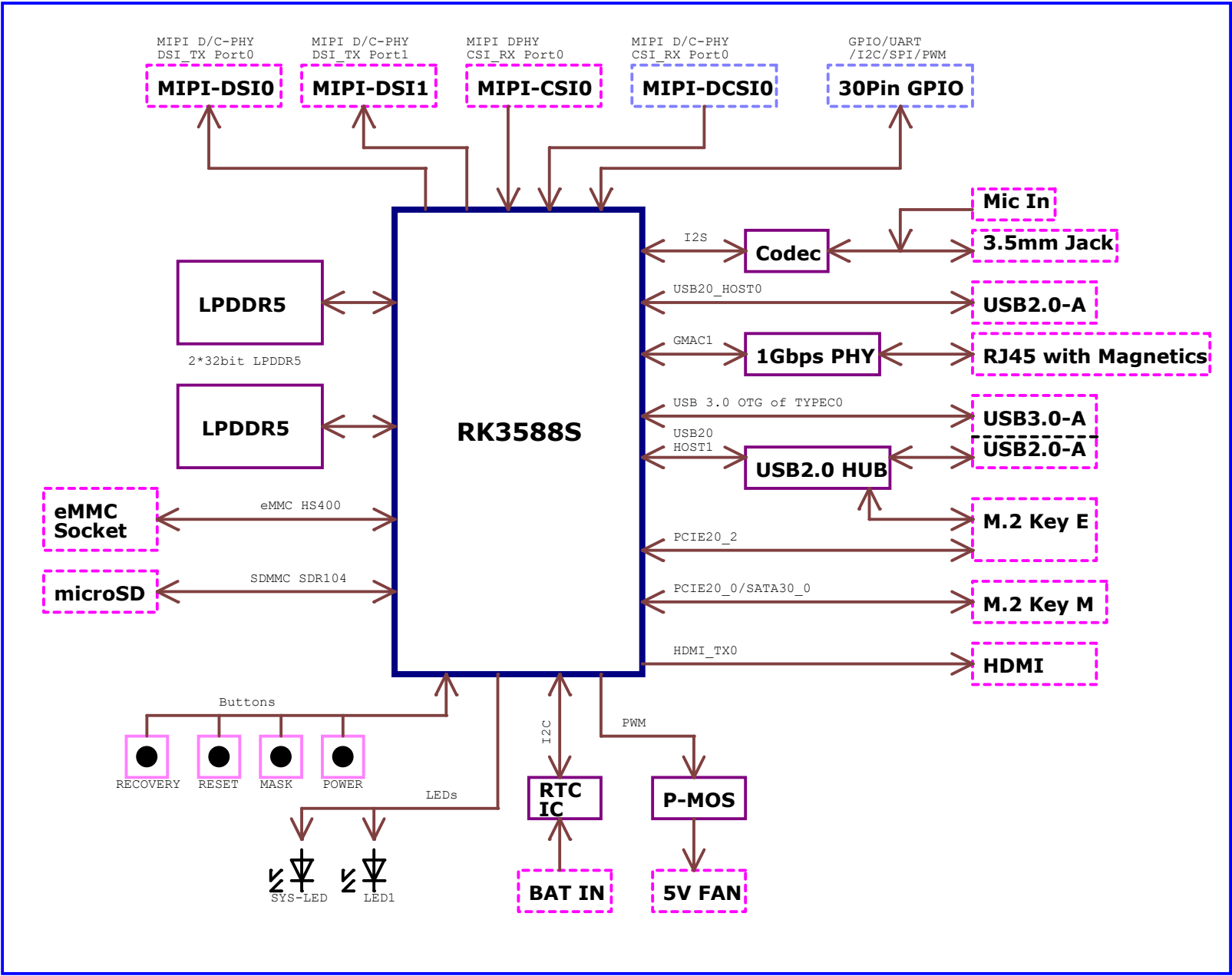
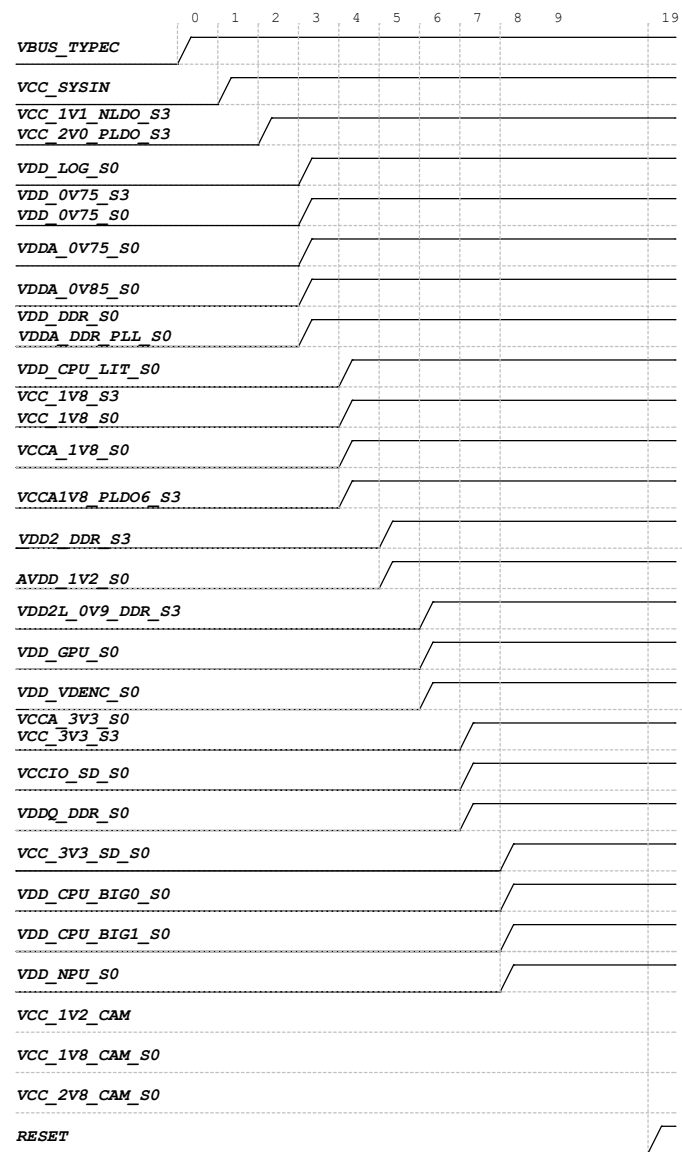


NanoPi M6



Power Sequence

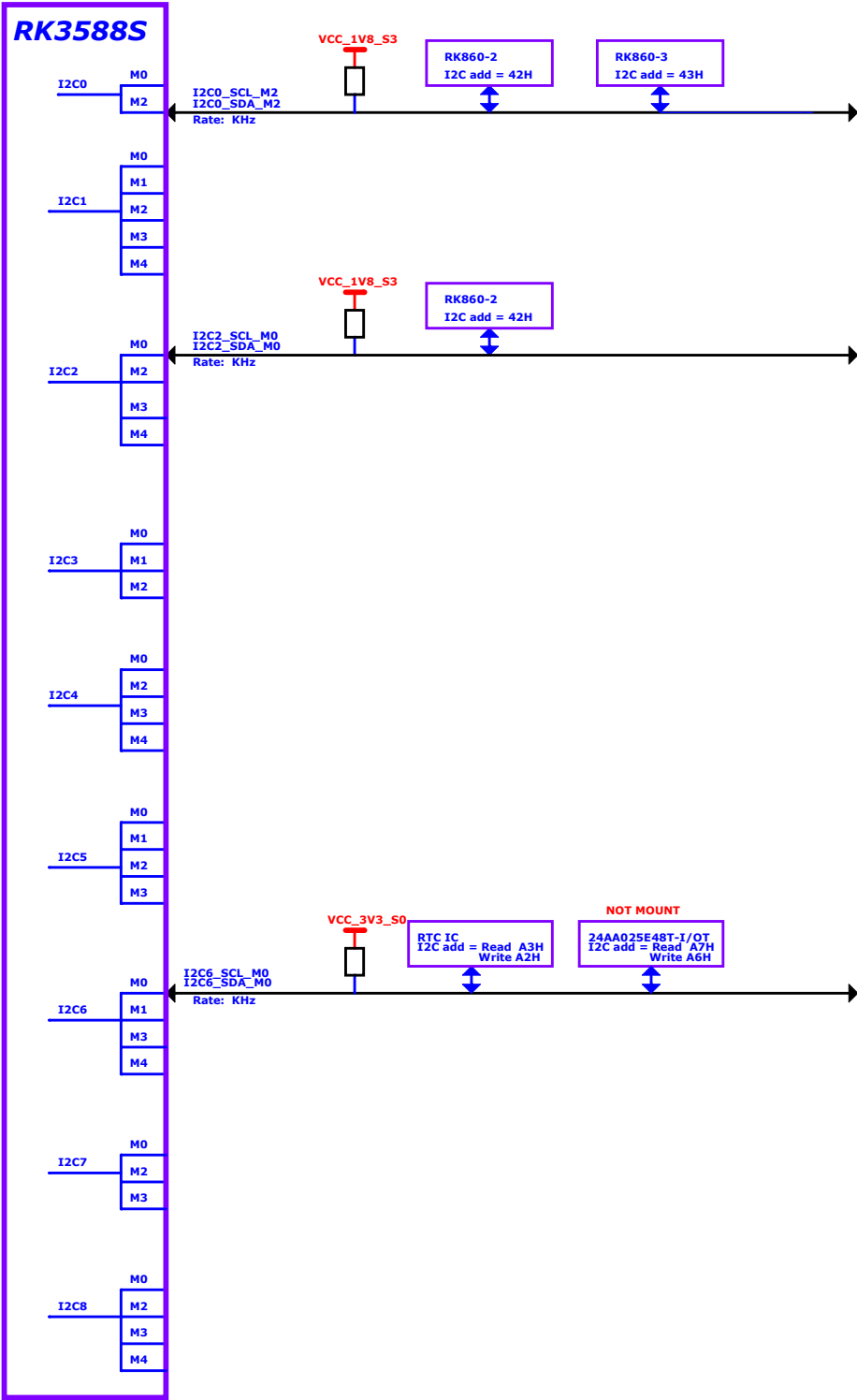


Power Supply	PMIC Channel	Supply Limit	Power Name	Time Slot	Default Voltage	Default ON/OFF	Sleep ON/OFF	Peak Current	Sleep Current
VCC_SYSIN	RK806-1_BUCK1	6.5A	VDD_GPU_S0	Slot:5	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK2	5A	VDD_CPU_LIT_S0	Slot:3	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK3	5A	VDD_LOG_S0	Slot:2	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK4	3A	VDD_VDENC_S0	Slot:5	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK5	2.5A	VDD_DDR_S0	Slot:2	0.85V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK6	2.5A	VDD2_DDR_S3	Slot:4	ADJ FB=0.5V	ON	ON	TBD	TBD
VCC_SYSIN	RK806-1_BUCK7	2.5A	VCC_2V0_PLDO_S3	Slot:1	2.0V	ON	ON	TBD	TBD
VCC_SYSIN	RK806-1_BUCK8	2.5A	VCC_3V3_S3	Slot:6	3.3V	ON	ON	TBD	TBD
VCC_SYSIN	RK806-1_BUCK9	2.5A	VDDQ_DDR_S0	Slot:6	ADJ FB=0.5V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_BUCK10	2.5A	VCC_1V8_S3	Slot:3	1.8V	ON	ON	TBD	TBD
VCC_2V0_PLDO_S3	RK806-1_PLDO1	0.5A	VCC_1V8_S0	Slot:3	1.8V	ON	OFF	TBD	TBD
	RK806-1_PLDO2	0.3A	VCCA_1V8_S0	Slot:3	1.8V	ON	OFF	TBD	TBD
	RK806-1_PLDO3	0.3A	VDDA_1V2_S0	Slot:4	1.2V	ON	OFF	TBD	TBD
VCC_SYSIN	RK806-1_PLDO4	0.5A	VCCA_3V3_S0	Slot:6	3.3V	ON	OFF	TBD	TBD
	RK806-1_PLDO5	0.3A	VCCIO_SD_S0	Slot:6	3.3V	ON	OFF	TBD	TBD
	RK806-1_PLDO6	0.3A	VCCA1V8_PLDO6_S3	Slot:3	1.8V	ON	ON	TBD	TBD
VCC_1V1_NLDO_S3	RK806-1_NLDO1	0.3A	VDD_0V75_S3	Slot:2	0.75V	ON	ON	TBD	TBD
	RK806-1_NLDO2	0.3A	VDDA_DDR_PLL_S0	Slot:2	0.85V	ON	OFF	TBD	TBD
	RK806-1_NLDO3	0.5A	VDDA_0V75_S0	Slot:2	0.75V	ON	OFF	TBD	TBD
VCC_1V1_NLDO_S3	RK806-1_NLDO4	0.5A	VDDA_0V85_S0	Slot:2	0.85V	ON	OFF	TBD	TBD
	RK806-1_NLDO5	0.3A	VDD_0V75_S0	Slot:2	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	BUCK_RK860-2	6A	VDD_CPU_BIG0_S0	Slot:6A	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	BUCK_RK860-3	6A	VDD_CPU_BIG1_S0	Slot:6A	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	BUCK_RK860-2	6A	VDD_NPU_S0	Slot:6A	0.75V	ON	OFF	TBD	TBD
VCC_SYSIN	EXT BUCK	2A	VCC_1V1_NLDO_S3	Slot:1	1.1V	ON	ON	TBD	TBD
VCC_SYSIN	EXT BUCK	2A	VDD2L_0V9_DDR_S3	Slot:5	0.9V	ON	ON	TBD	TBD
VCC_SYSIN	EXT BUCK	2.5A	VCC_3V3_SD_S0	Slot:6A	3.3V	ON	OFF	TBD	TBD
VCC_SYSIN	EXT_BUCK or LDO		VCC_1V2_CAM_S0	OFF	1.2V	OFF	OFF	TBD	TBD
VCC_SYSIN	LDO	0.5A	VCC_1V8_CAM_S0	OFF	1.8V	OFF	OFF	TBD	TBD
VCC_SYSIN	LDO	0.5A	VCC_2V8_CAM_S0	OFF	2.8V	OFF	OFF	TBD	TBD

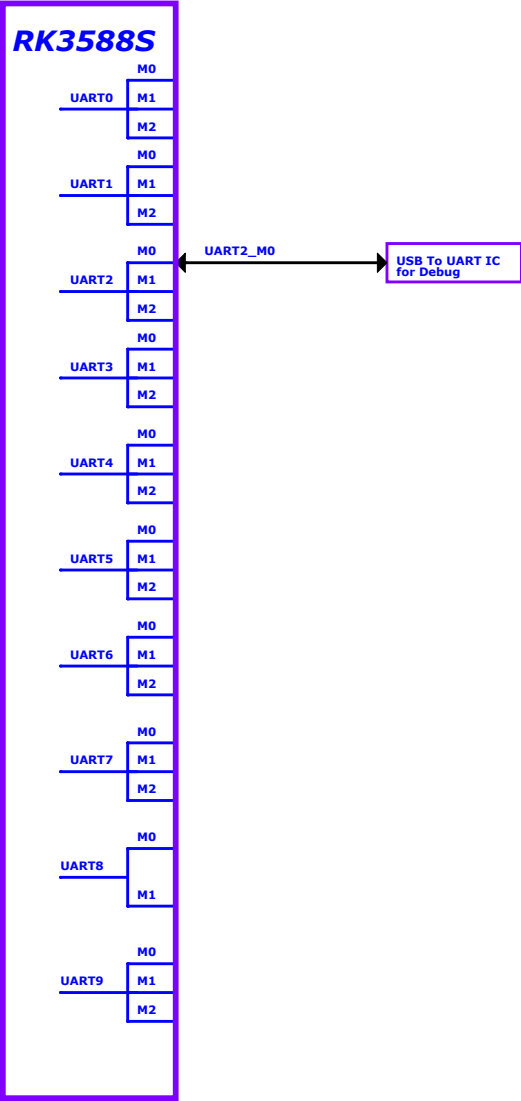
IO Power Domain Map

IO Domain	Pin Num	Support IO Voltage	Supply Power Pin Name	Power Source	Operating Voltage
PMUIO1	Pin N36 N37	1.8V Only	PMUIO1_1V8	VCC_1V8_S3	1.8V
PMUIO2	Pin V37 Y37 Pin V35 V36	1.8V or 3.3V	PMUIO2_1V8 PMUIO2	VCC_1V8_S3 VCC_1V8_S3	1.8V 1.8V
EMMCIO	Pin AC35 Pin AC36	1.8V Only	EMMCIO_1V8	VCC_1V8_S0	1.8V
VCCIO1	Pin H31	1.8V Only	VCCIO1_1V8	VCC_1V8_S0	1.8V
VCCIO2	Pin AK11 Pin AK10	1.8V or 3.3V	VCCIO2_1V8 VCCIO2	VCC_1V8_S0 VCC_IO_S0	1.8V 1.8V/3.3V
VCCIO4	Pin G27 G28 Pin G31	1.8V or 3.3V	VCCIO4_1V8 VCCIO4	VCC_1V8_S0 VCC_3V3_S0	1.8V 1.8V
VCCIO5	Pin AF35 AF36 Pin AC33 AC34	1.8V or 3.3V	VCCIO5_1V8 VCCIO5	VCC_1V8_S0 VCC_1V8_S0	1.8V 1.8V
VCCIO6	Pin AJ34 Pin AL33 AM33	1.8V or 3.3V	VCCIO6_1V8 VCCIO6	VCC_1V8_S0 VCC_3V3_S0	1.8V 3.3V

I2C MAP



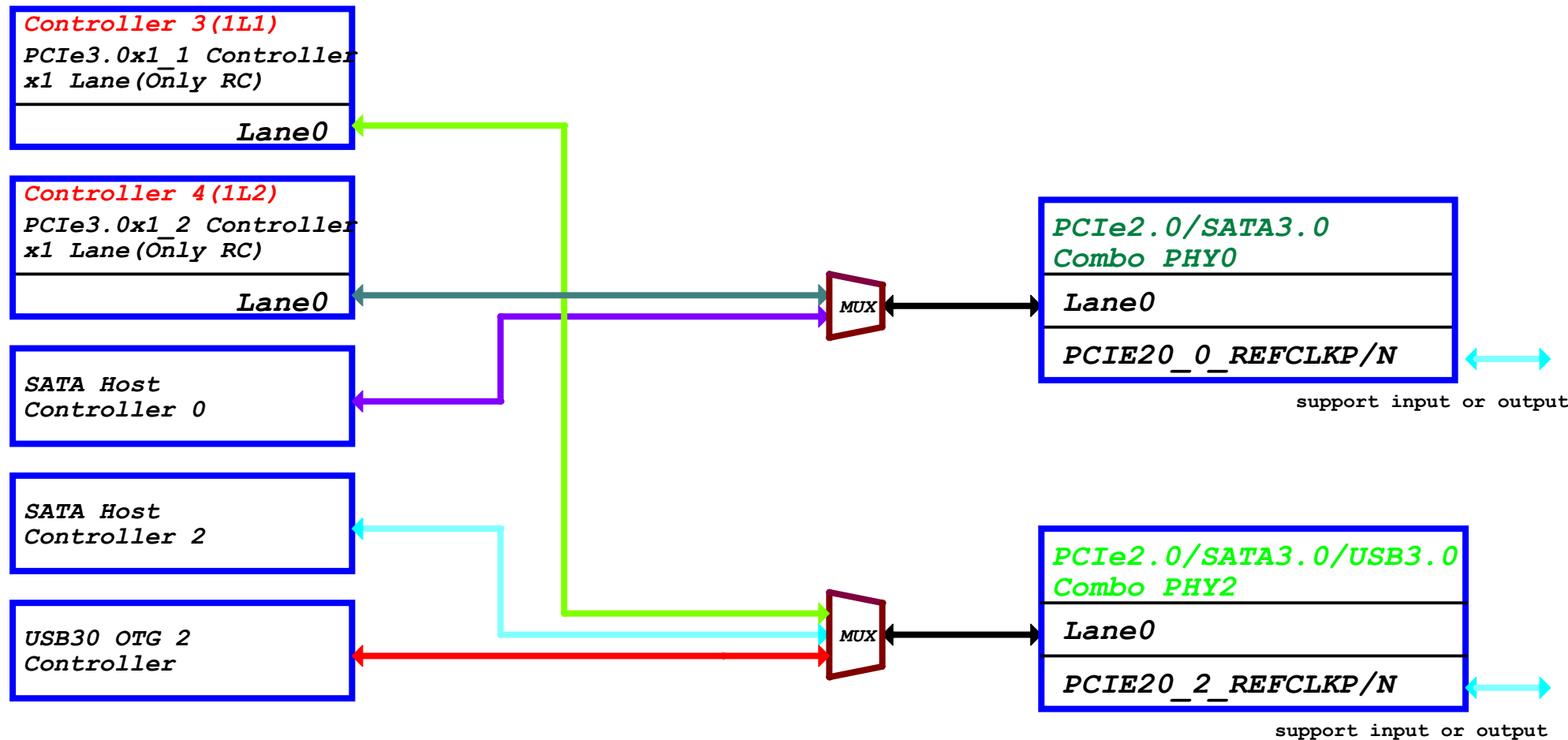
UART MAP



USB Controller Configure Table

Controller Name	Pin Name	Type-C Function	DPx4Lane+USB20 OTG		USB30 OTG+DPx2Lane Function		USB20 OTG+DPx2Lane Function		USB20 OTG+DPx4Lane Function	
			OPTION1	OPTION2	OPTION1	OPTION2	OPTION1	OPTION2	OPTION1	OPTION2
USB30 OTG0 Device or Host	TYPEC0_SBU1/DP0_AUX	TYPEC0_SBU1	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN
	TYPEC0_SBU2/DP0_AUX	TYPEC0_SBU2	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN	DP0_AUXP	DP0_AUXN
	TYPEC0_SSRX1/DP0_TX0	TYPEC0_SSRX1P	DP0_TX0P	DP0_TX0N	TYPEC0_SSRX1P	DP0_TX0P	DP0_TX0P	DP0_TX0N	DP0_TX0P	DP0_TX0N
	TYPEC0_SSRX1N/DP0_TX0N	TYPEC0_SSRX1N	DP0_TX0N	DP0_TX0P	TYPEC0_SSRX1N	DP0_TX0N	DP0_TX0N	DP0_TX0P	DP0_TX0N	DP0_TX0P
	TYPEC0_SSTX1/DP0_TX1	TYPEC0_SSTX1P	DP0_TX1P	DP0_TX1N	TYPEC0_SSTX1P	DP0_TX1P	DP0_TX1P	DP0_TX1N	DP0_TX1P	DP0_TX1N
	TYPEC0_SSTX1N/DP0_TX1N	TYPEC0_SSTX1N	DP0_TX1N	DP0_TX1P	TYPEC0_SSTX1N	DP0_TX1N	DP0_TX1N	DP0_TX1P	DP0_TX1N	DP0_TX1P
	TYPEC0_SSRX2/DP0_TX2	TYPEC0_SSRX2P	DP0_TX2P	DP0_TX2N	TYPEC0_SSRX2P	DP0_TX2P	DP0_TX2P	DP0_TX2N	DP0_TX2P	DP0_TX2N
	TYPEC0_SSRX2N/DP0_TX2N	TYPEC0_SSRX2N	DP0_TX2N	DP0_TX2P	TYPEC0_SSRX2N	DP0_TX2N	DP0_TX2N	DP0_TX2P	DP0_TX2N	DP0_TX2P
USB30 OTG0 Device or Host	TYPEC0_SSTX2/DP0_TX3	TYPEC0_SSTX2P	DP0_TX3P	DP0_TX3N	TYPEC0_SSTX2P	DP0_TX3P	DP0_TX3P	DP0_TX3N	DP0_TX3P	DP0_TX3N
	TYPEC0_SSTX2N/DP0_TX3N	TYPEC0_SSTX2N	DP0_TX3N	DP0_TX3P	TYPEC0_SSTX2N	DP0_TX3N	DP0_TX3N	DP0_TX3P	DP0_TX3N	DP0_TX3P
	TYPEC0_SBU1/DP0_AUX	TYPEC0_SBU1	DP0_AUXP	DP0_AUXN	TYPEC0_SBU1	DP0_AUXP	DP0_AUXP	DP0_AUXN	TYPEC0_SBU1	DP0_AUXP
	TYPEC0_SBU2/DP0_AUX	TYPEC0_SBU2	DP0_AUXP	DP0_AUXN	TYPEC0_SBU2	DP0_AUXP	DP0_AUXP	DP0_AUXN	TYPEC0_SBU2	DP0_AUXP
	PCIE20_2_TXP/DATA0_2_TXP/USB30_2_STXP		USB30_2_STXP		USB30_2_STXP					
	PCIE20_2_TXN/DATA0_2_TXN/USB30_2_STXN		USB30_2_STXN		USB30_2_STXN					
	PCIE20_1_RXP/DATA0_1_RXP/USB30_1_SSRXP		USB30_1_SSRXP		USB30_1_SSRXP					
	PCIE20_1_RXN/DATA0_1_RXN/USB30_1_SSRXN		USB30_1_SSRXN		USB30_1_SSRXN					
USB20 HOST0	USB30_HOST0_DP		USB30_HOST0_DP							
	USB30_HOST0_OTG_DP									
USB20 HOST1	USB30_HOST1_DP		USB30_HOST1_DP							
	USB30_HOST1_OTG_DP									
Note: DP Lane swap enable 0:Lane0/1/2/3 Txdata mapping to Lane0/1/2/3 TX0N/N 1:Lane0/1/2/3 Txdata mapping to Lane2/3/0/1 TX0N/N										

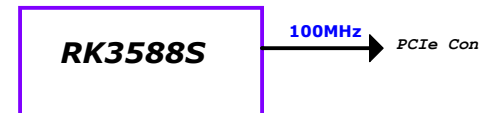
PCIe/SATA Connector Diagram



PCIe Controller Configure Table

Controller Name	Data & Clk Lane Configure		Control GPIO
	CLK LANE	DATA LANE	
PCIE20X1_1 RC	PCIE20_2_REFCLKP PCIE20_2_REFCLKN	PCIE20_2_TX PCIE20_2_RX	PCIE20X1_1_CLKREQ_M* PCIE20X1_1_WAKEN_M* PCIE20X1_1_PERSTN_M* PCIE20X1_1_BUTTON_RSTN
PCIE20X1_2 RC	PCIE20_0_REFCLKP PCIE20_0_REFCLKN	PCIE20_0_TX PCIE20_0_RX	PCIE20X1_2_CLKREQ_M* PCIE20X1_2_WAKEN_M* PCIE20X1_2_PERSTN_M* PCIE20X1_2_BUTTON_RSTN

PCIe2.0 REFCLK



Note:
PCIE20_*_REFCLKP/N is output or input gpio
M*=Mean to M0 or M1 or M2, It's the same source, Just multiplex to M0 or M1 or M2, Only use one at the same time.

RK3588S (Power&Gnd)

Note:
The Caps between green line and U1000 should be placed under the U1000 package. Other caps should be placed close to the U1000 package.

U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000										U1000									
-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--	-------	--	--	--	--	--	--	--	--	--

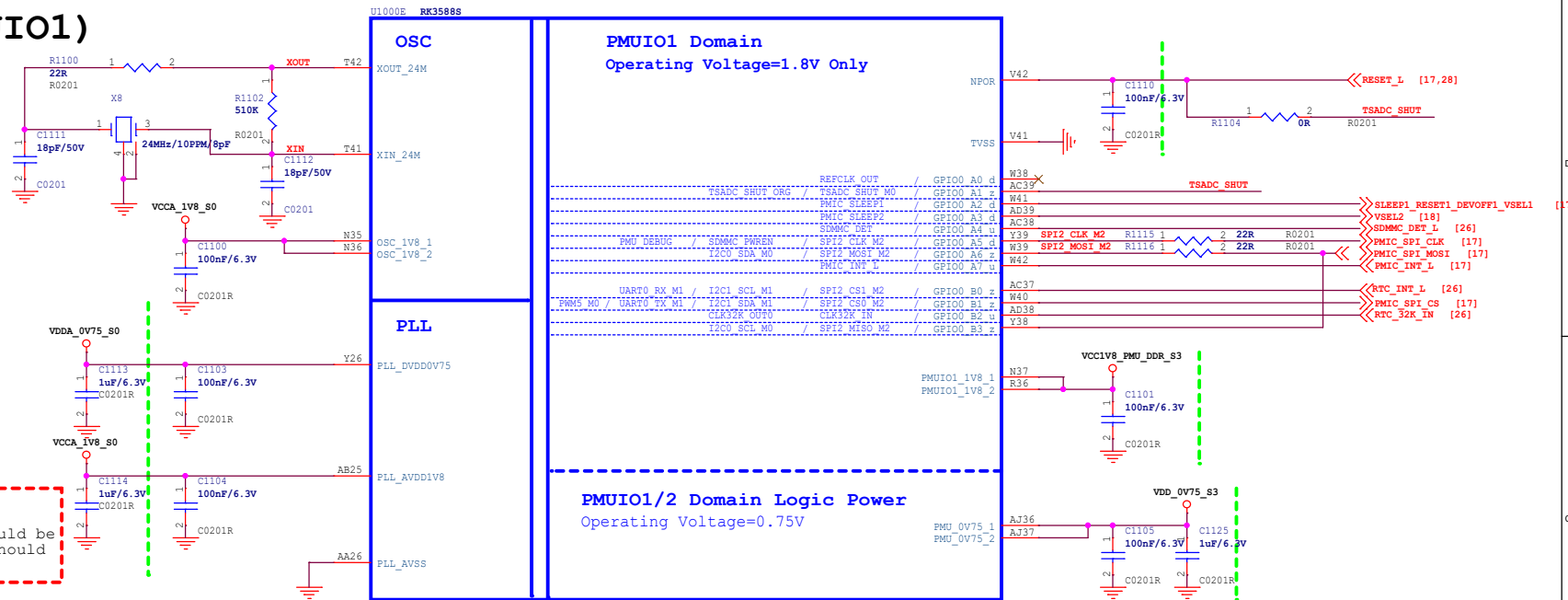
RK3588S (OSC/PLL/PMUIO1)

Note:

Adjusted the load capacitance according to the crystal specification

The CL is the load capacitance of the crystal that is recommended by the crystal vendors to obtain target clock frequency.

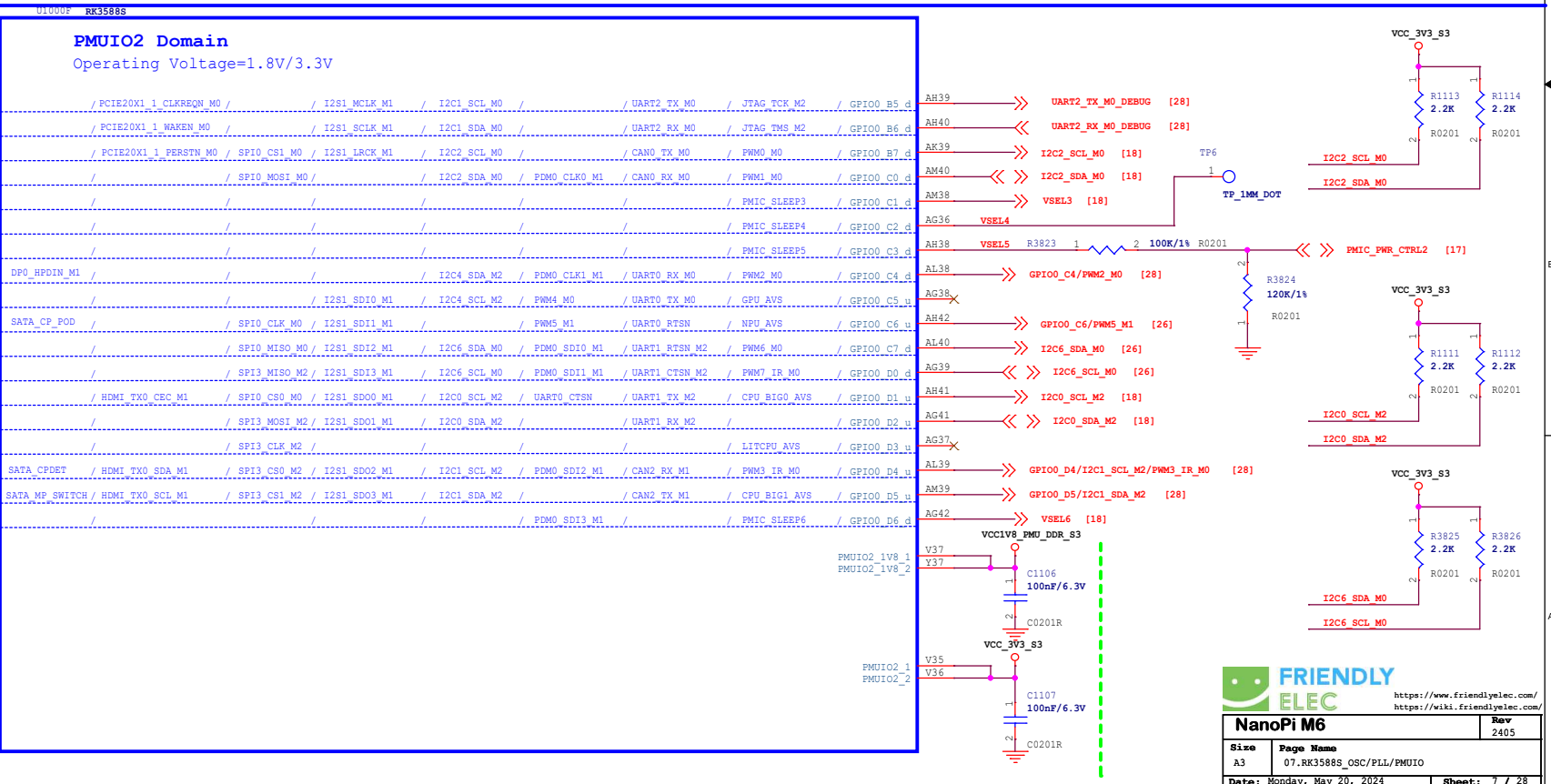
$$CL = \{CL1 * CL2 / (CL1 + CL2)\} + PCB \text{ strays}$$

$$\text{Total } CL \leq 12pF$$


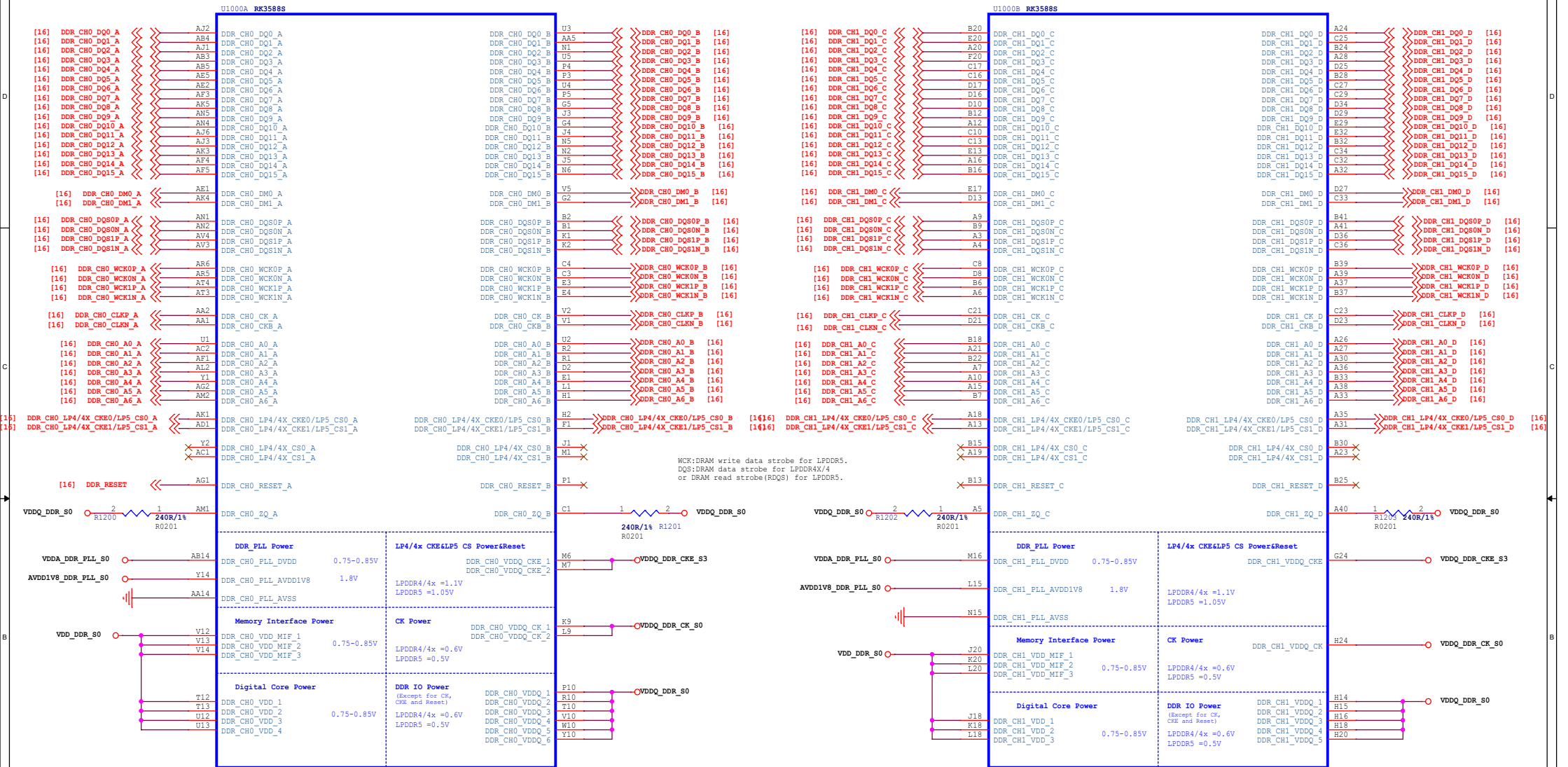
Note:

The Caps between green line and U1000 should be placed under the U1000 package. Other caps should be placed close to the U1000 package

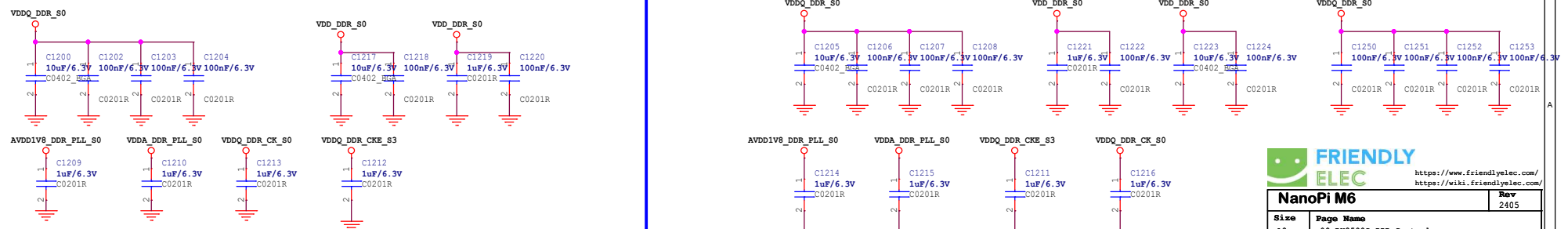
RK3588S (PMUIO2)



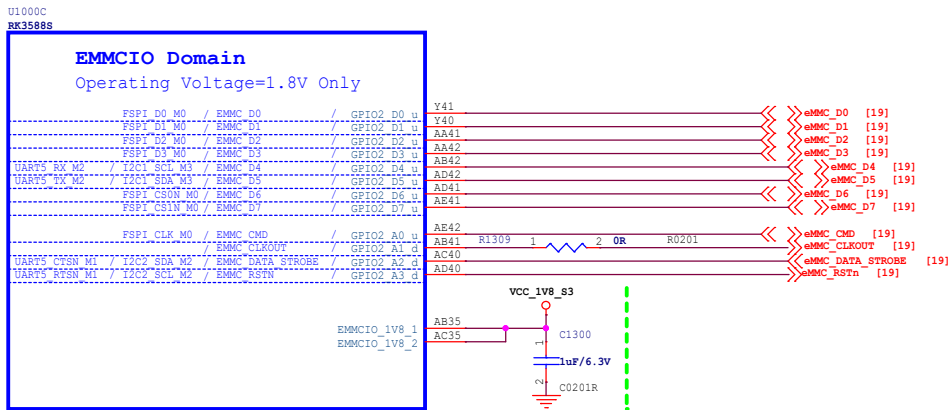
RK3588S (DDR PHY)



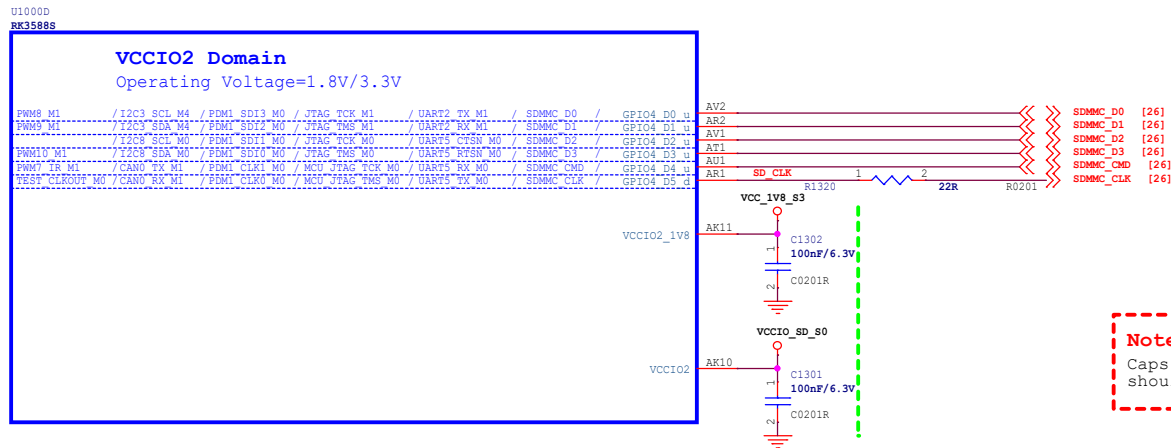
DDR FILTER



RK3588S (EMMCIO Domain)



RK3588S (VCCIO2 Domain)



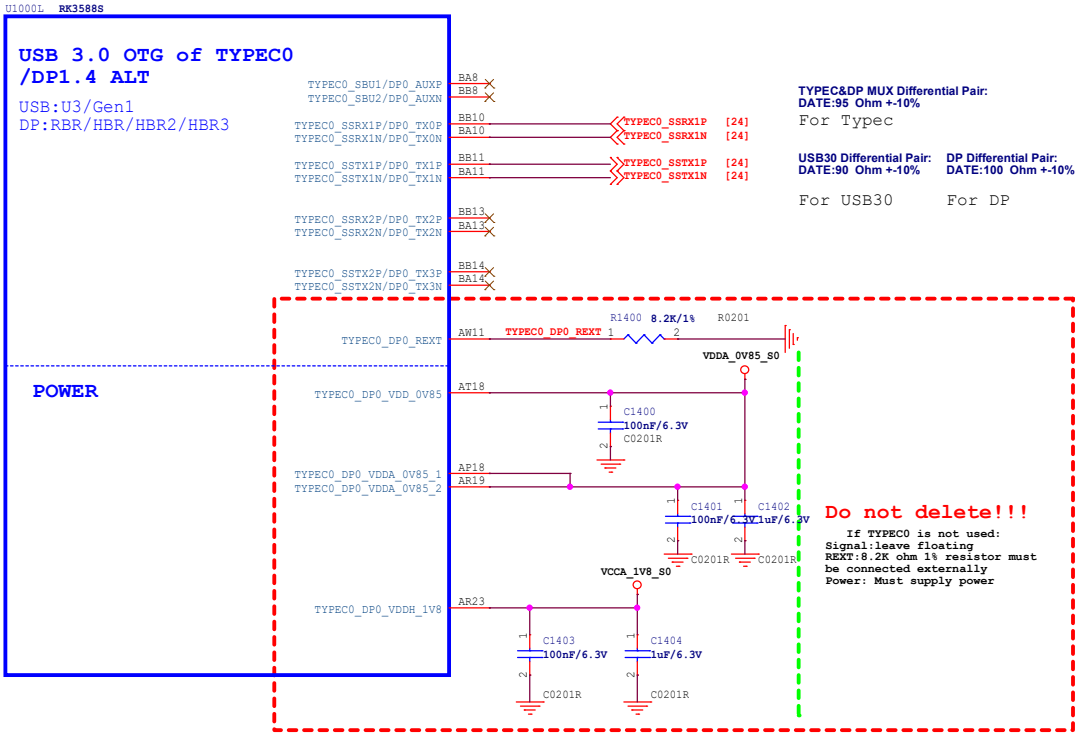
Note:
Caps of between dashed green lines and U1000 should be placed under the U1000 package

RK3588S (USB3.0/DP1.4)

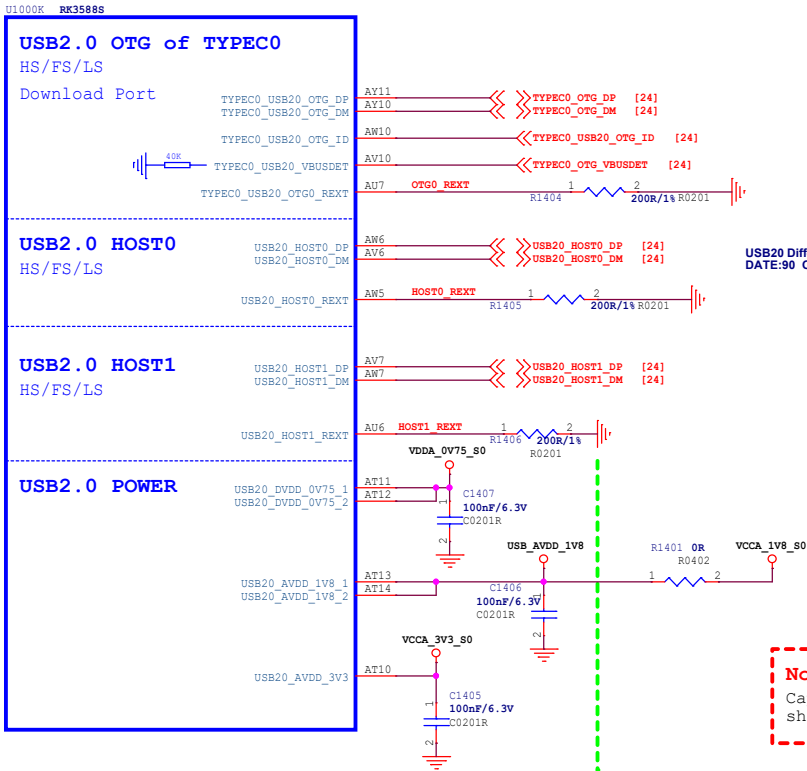
USB30/DP1.4 Alt Mode Configuration

Option1	DP x4Lane	DP_TX_Lane0-3
Option2	TYPEC x4Lane	SSTX 1P/1N SSTX 2P/2N SSRX 1P/1N SSRX 2P/2N
Option3	USB30X2Lane+DPX2Lane	USB30:SSTX 1P/1N SSRX 1P/1N DP:Lane2 Lane3
Option4	USB30X2Lane+DPX2Lane	USB30:SSTX 2P/2N SSRX 2P/2N DP:Lane0 Lane1

DP Lane
Swap Off:
Lane0/1/2/3_TXdata mapping to Lane0/1/2/3_TXDP/N
Swap On:
Lane0/1/2/3_TXdata mapping to Lane2/3/0/1_TXDP/N



RK3588S (USB2.0)



Note:

The USB20_VBUSDET pin internal has a pull-down resistance(40K ohm) to ground,The resistance creates a voltage with the external series 24K ohm resistor.The VBUSDETpin voltage range <=3.3V.

Note:

TYPECO_USB20_OTG:

DP/DM:Must used for download
ID:According to demand,if not used,Leave floating
VBUSDET:Must provide
REXT:200ohm 1% resistor must be connected externally
Power: Must supply power

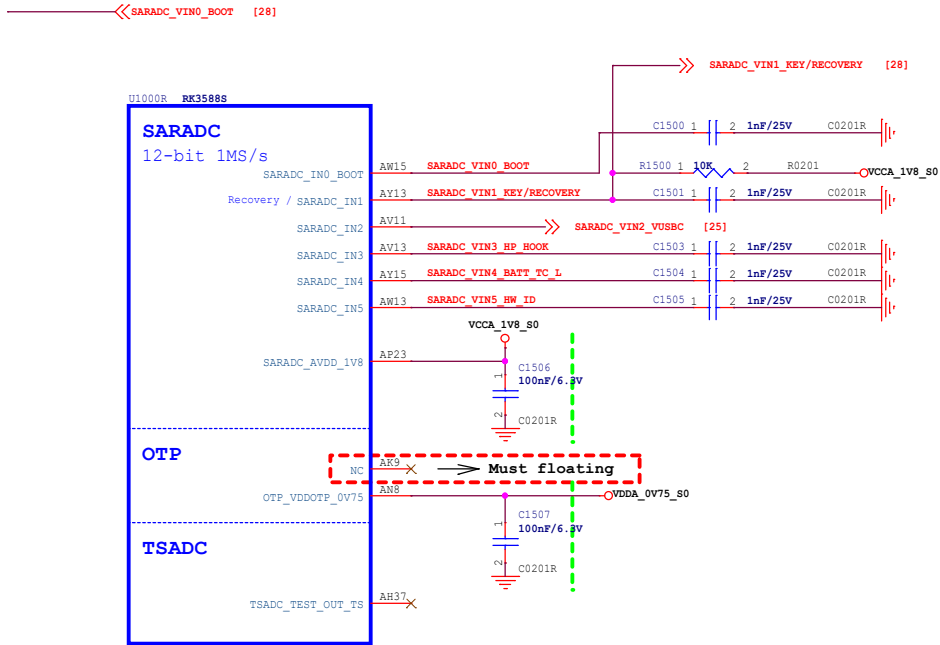
USB20_HOST0/USB20_HOST1:

If not used:
DP/DM:Leave floating
REXT:Leave floating

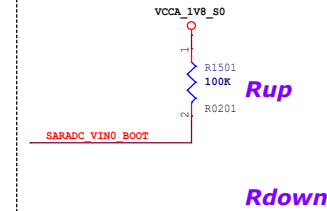
Note:

Caps of between dashed green lines and U1000 should be placed under the U1000 package

RK3588S (SARADC/OTP/TSADC)

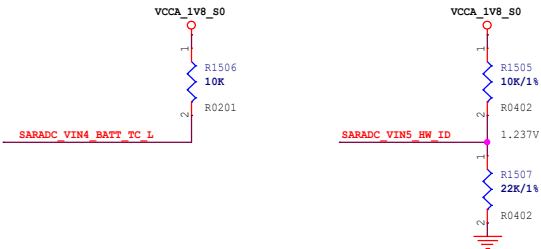


BOOT MODE CONFIG

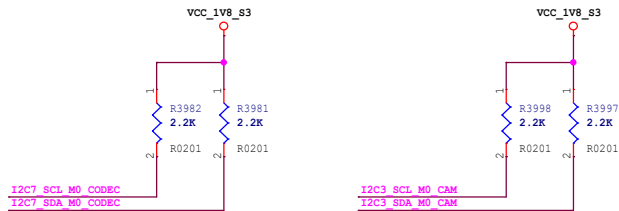
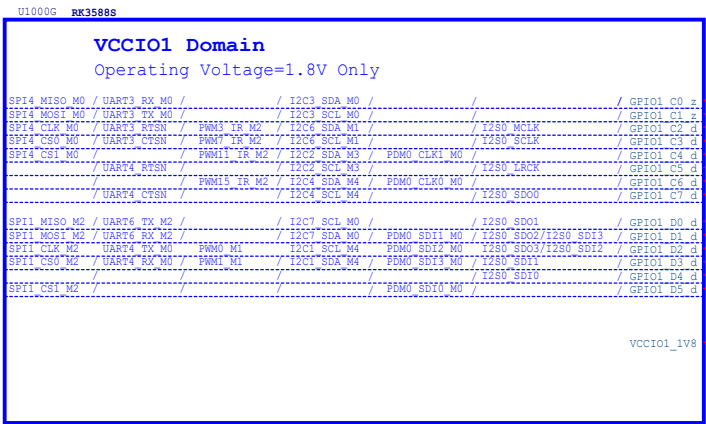


Item	Rup	Rdown	ADC	BOOT MODE(saradc_in5)
LEVEL1	DNP	100K	0	USB (Maskrom mode)
LEVEL2	100K	20K	682	SD Card-USB
LEVEL3	100K	51K	1365	EMMC-USB
LEVEL4	100K	100K	2047	FSPI M0-USB
LEVEL5	100K	200K	2730	FSPI M1-USB
LEVEL6	100K	499K	3412	FSPI M2-USB
LEVEL7	100K	DNP	4095	FSPI M2-FSPI M0-EMMC-SD Card-USB

BOARD ID CONFIG

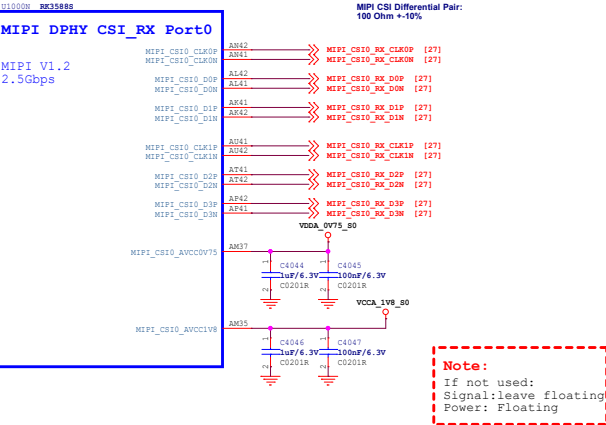


RK3588S (VCCIO1 Domain)



Note:
Caps of between dashed green lines and U1000 should be placed under the U1000 package

RK3588S (MIPI_DPHY CSI0 RX)

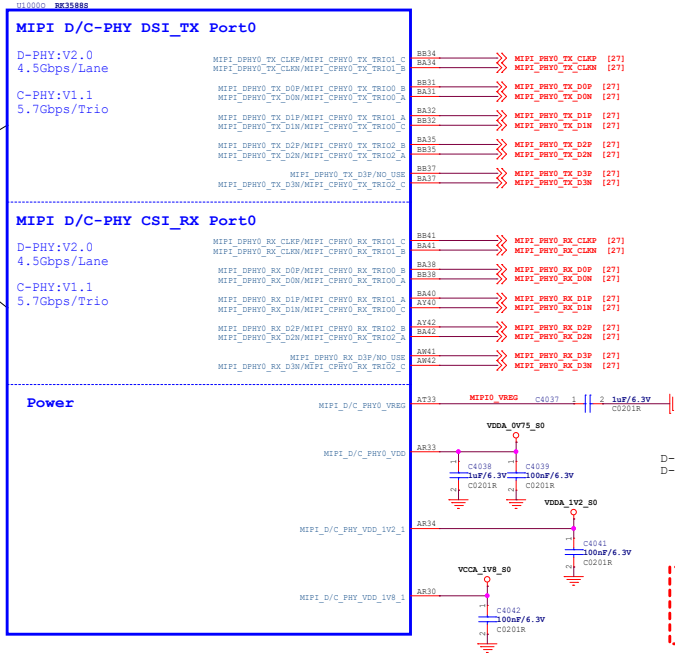


Option1	Sensor1 x4Lane	MIPI_CSI_RX_D0-3 MIPI_CSI_RX_CLK0
Option2	Sensor1 x2Lane + Sensor2 x2Lane	MIPI_CSI_RX_D0-1 MIPI_CSI_RX_CLK0 MIPI_CSI_RX_D2-3 MIPI_CSI_RX_CLK1

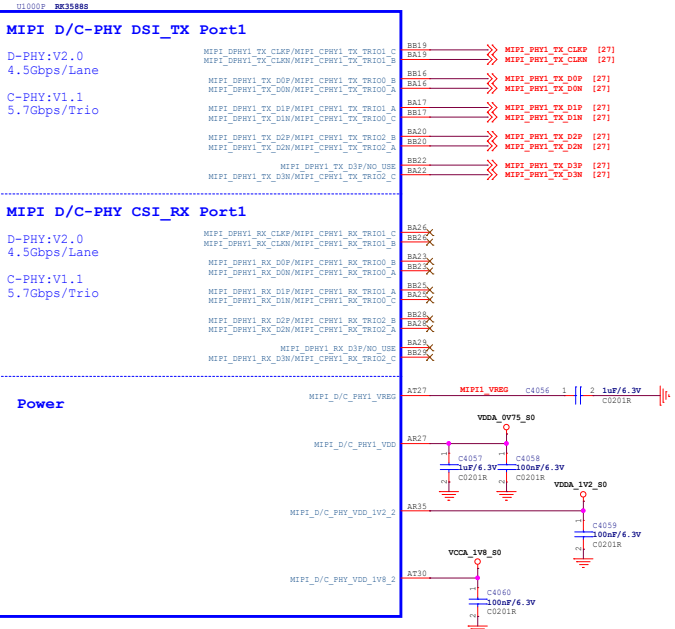
Note:
When in single clock lane mode, CLK0P/0N is the clock lane from Data lane0 to Data lane3, but clock lane1 is invalid; In dual clock lanes mode, CLK0P/0N is the clock lane of Data lane0 and Data lane1, while CLK1P/1N is the clock lane of Data lane2 and Data lane3.

Note:
Caps of between dashed green lines and U1000 should be placed under the U1000 package

RK3588S (MIPI_D/C PHY0)



RK3588S (MIPI_D/C PHY1)



RK3588S (HDMI2.1 TX/eDP1.3 TX)

Note:

The HDMI2.1 trace length is less than 100mm.
The HDMI2.1 differential trace impedance is 100 OHM.

HDMI TX
100 Ohm $\pm 10\%$

U1000Q

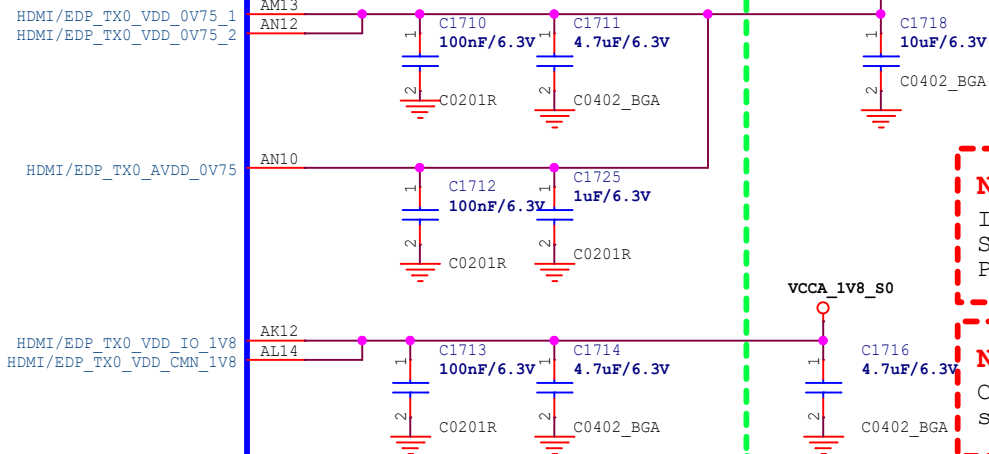
HDMI TX/eDP1.3 MUX Port0

HDMI:V2.1 12Gbps
eDP: V1.3 5.4Gbps

HDMI_TX0_D0P/EDP_TX0_D0P	BB4	HDMI0_TX0P [21]
HDMI_TX0_D0N/EDP_TX0_D0N	BA4	HDMI0_TX0N [21]
HDMI_TX0_D1P/EDP_TX0_D1P	BA5	HDMI0_TX1P [21]
HDMI_TX0_D1N/EDP_TX0_D1N	BB5	HDMI0_TX1N [21]
HDMI_TX0_D2P/EDP_TX0_D2P	BB7	HDMI0_TX2P [21]
HDMI_TX0_D2N/EDP_TX0_D2N	BA7	HDMI0_TX2N [21]
HDMI_TX0_D3P/EDP_TX0_D3P	BA2	HDMI0_TX3P [21]
HDMI_TX0_D3N/EDP_TX0_D3N	BB2	HDMI0_TX3N [21]
HDMI_TX0_SBDP/EDP_TX0_AUXP	BA1	HDMI0_TX_SBDP [21]
HDMI_TX0_SBDN/EDP_TX0_AUXN	AY1	HDMI0_TX_SBDN [21]

HDMI/eDP_TX0_REXT AY3 HDMI/eDP_TX0_REXT R1708 1 2 8.2K/1% R0201 HDMI_VDDA0V85_S0

POWER



Note:

If not used:
Signal: leave floating
Power: Floating or tie to VSS

Note:

Caps of between dashed green lines and U1000 should be placed under the U1000 package

RK3588S



<https://www.friendlyelec.com/>
<https://wiki.friendlyelec.com/>

NanoPi M6

Rev
2405

Size

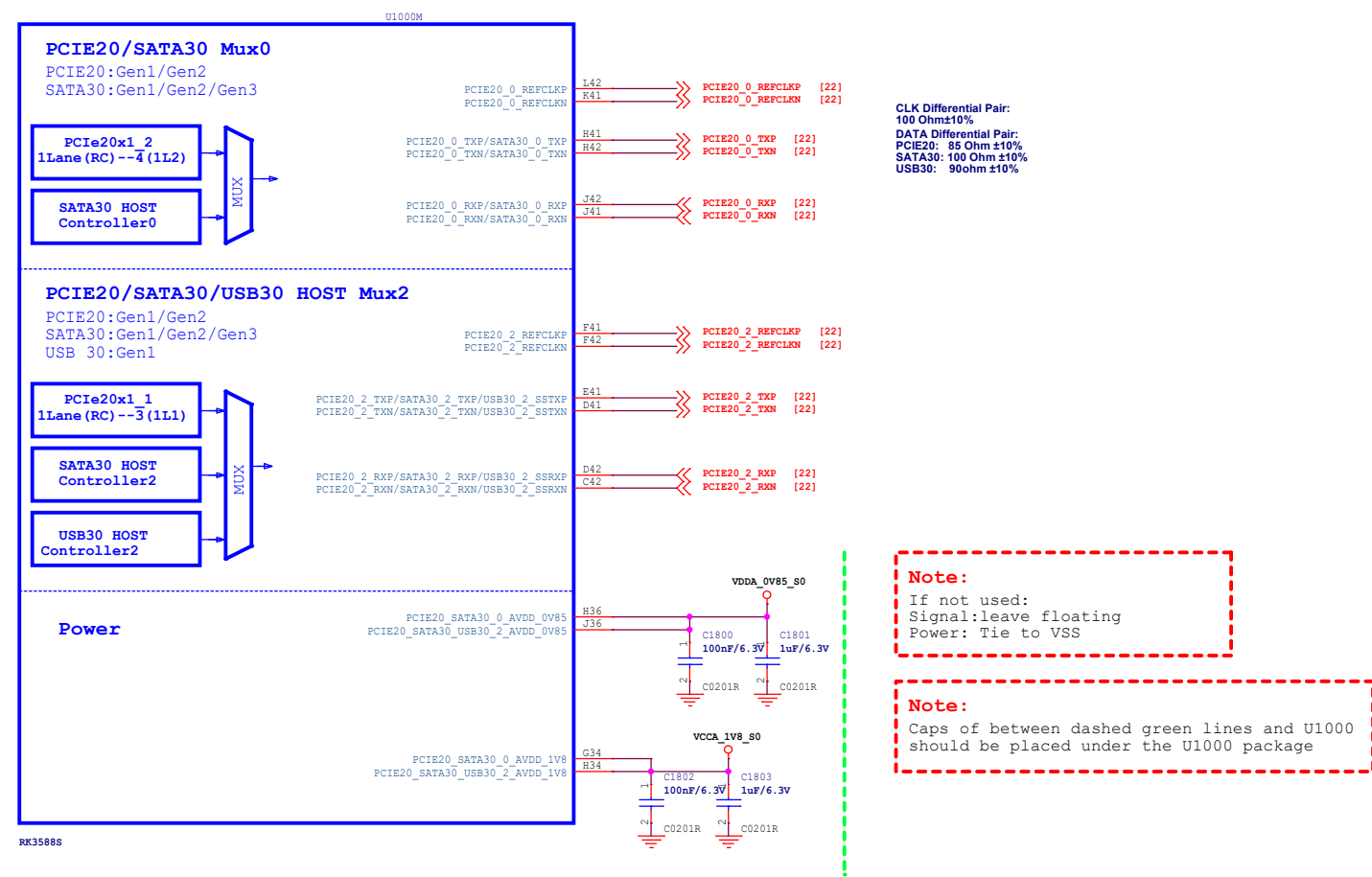
Page Name

13.RK3588S_HDMI/eDP Interface

Date: Monday, May 20, 2024

Sheet: 13/ 28

RK3588S (PCIE20/SATA30/USB30)



PCIE2.0 PHY

Controller Name	Data & Clk Lane Configure		Control GPIO
	CLK LANE	DATA LANE	
PCIE20X1_1 RC	PCIE20_2_REFCLKP PCIE20_2_REFCLKN	PCIE20_2_TX PCIE20_2_RX	PCIE20X1_1_CLKREQ_M* PCIE20X1_1_WAKEN_M* PCIE20X1_1_PERSTN_M* PCIE20X1_1_BUTTON_RSTN
PCIE20X1_2 RC	PCIE20_0_REFCLKP PCIE20_0_REFCLKN	PCIE20_0_TX PCIE20_0_RX	PCIE20X1_2_CLKREQ_M* PCIE20X1_2_WAKEN_M* PCIE20X1_2_PERSTN_M* PCIE20X1_2_BUTTON_RSTN

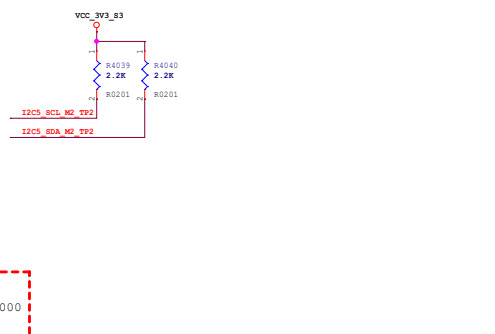
RK3588S (VCCIO4 Domain)



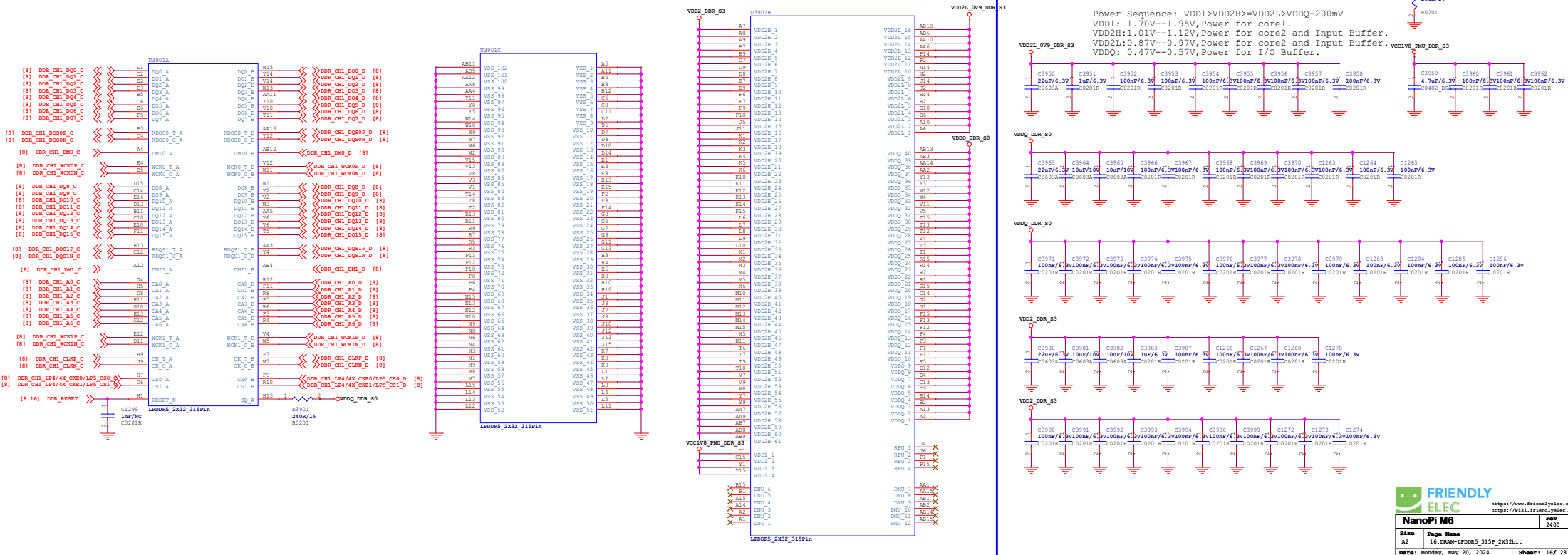
PK2588a (UAGT06 - Domain)



RK3588S (VCCIO5 Domain)



Note:
Caps of between dashed green lines and U1000
should be placed under the U1000 package



```

    >>> DMIC_SPI_CS [7]
    >>> DMIC_SPI_MOSI [7]
    >>> DMIC_SPI_CLK [7]

    >>> SLEEP1_RESET1_DEVIOFF1_VSEL1 [7]

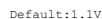
    <<< DMIC_INT_L [7]
    <<< RESET_L [7,28]

    <<< PMIC_EXT_EN_OUT [18,22]

    <<< PMIC_PWB_CTL2_L [7]

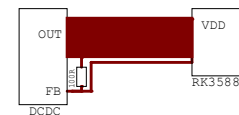
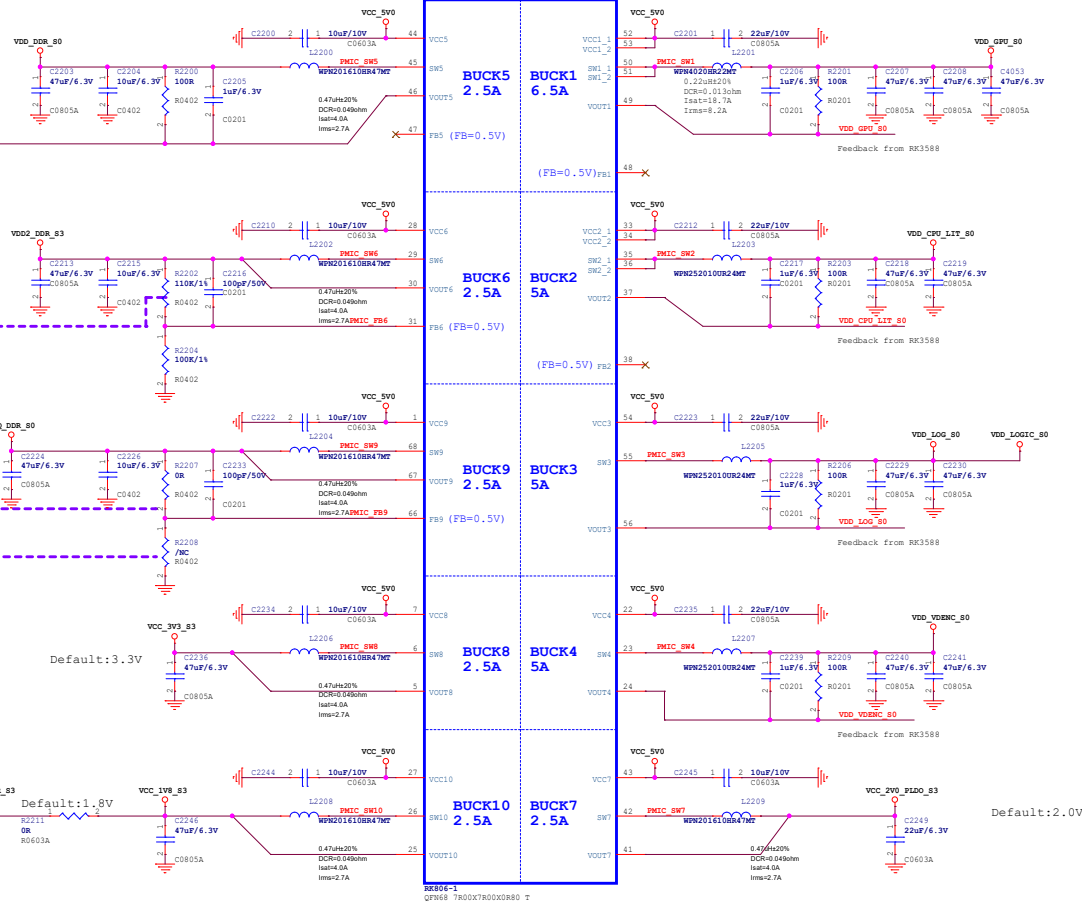
    <<< PWORC_L [28]

```



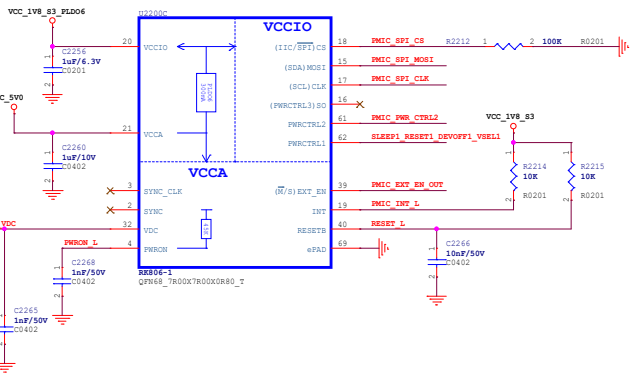
LPDDR4/4x=1.1V	120K
LPDDR5=1.05V	110K

LPDDR4/4x=0.6V	20K	100K
LPDDR5=0.5V	0R	DNP



This device must be mounted. Replacing TVS mode is not recommended, if must, please choose the same specifications.
Operating Supply Voltage : 5.5V(5.25~6V)
PeakPulse Current: >10A (tp=8/20uS)
Surge Clamping Voltage: <6.5V

DO NOT DELETE IT!



VCC_2V0_FILDO_S3

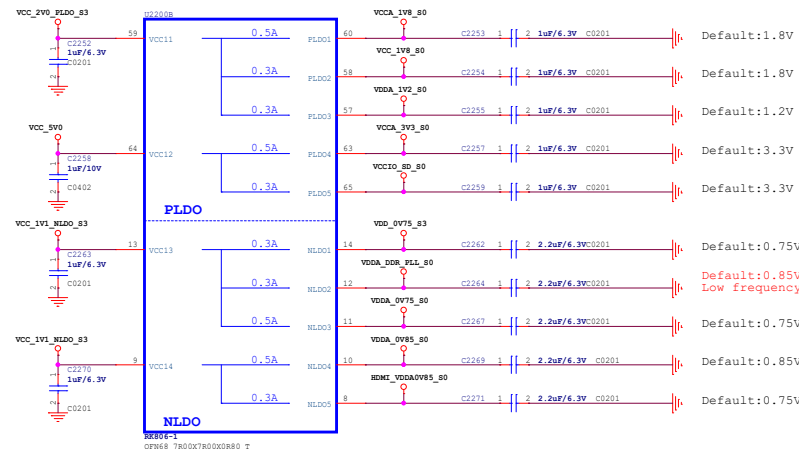
C2252
1uF/6.3V
C0201

VCC_5V0

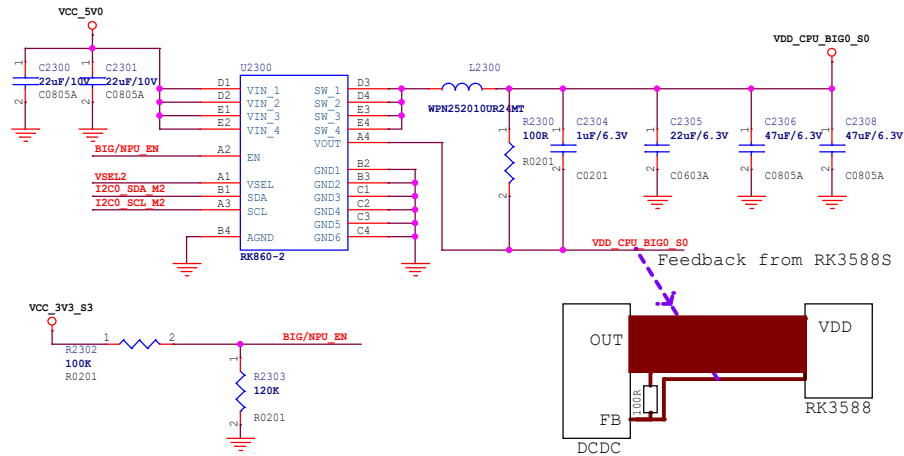
C2258
1uF/10V
C0402

VCC_1V1_NILDO_S3

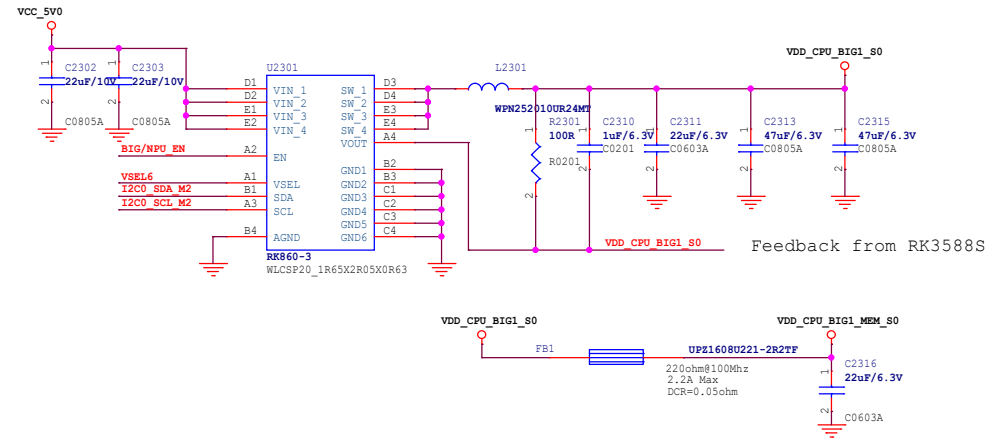
C2263
1uF/6.3V
C0201



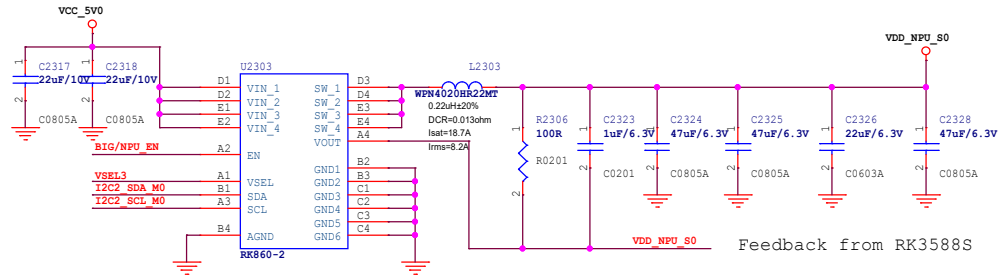
VDD_CPU_BIG0



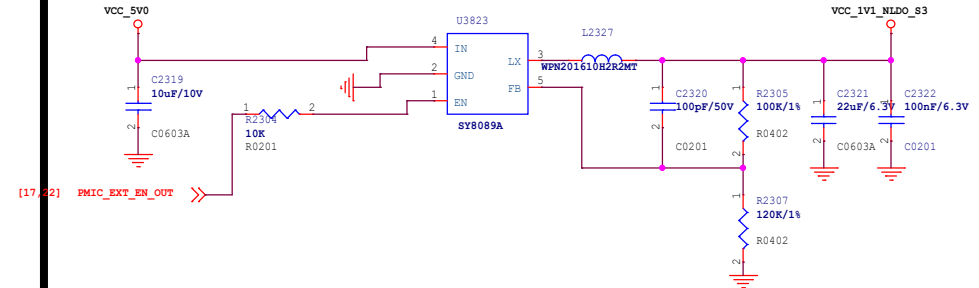
VDD_CPU_BIG1



VDD_NPU



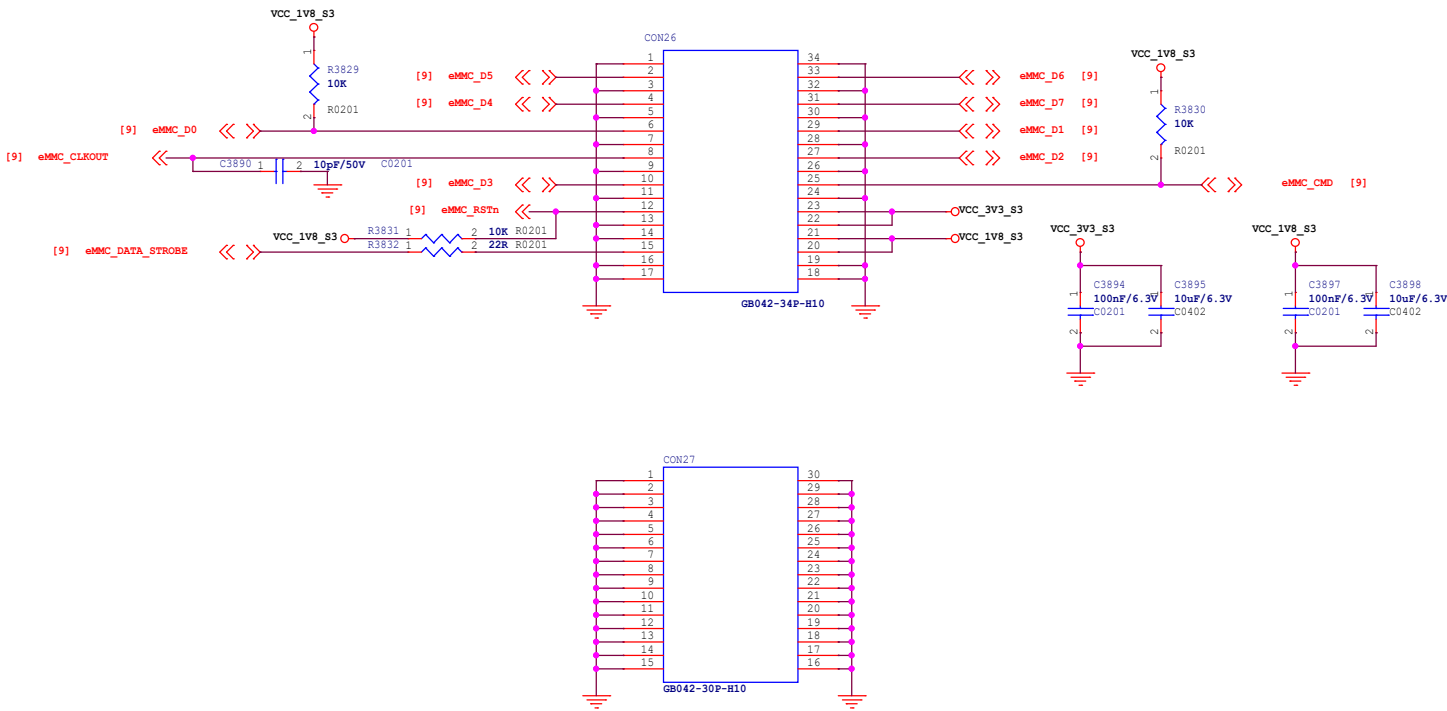
VCC_1V1_NLDO_S3



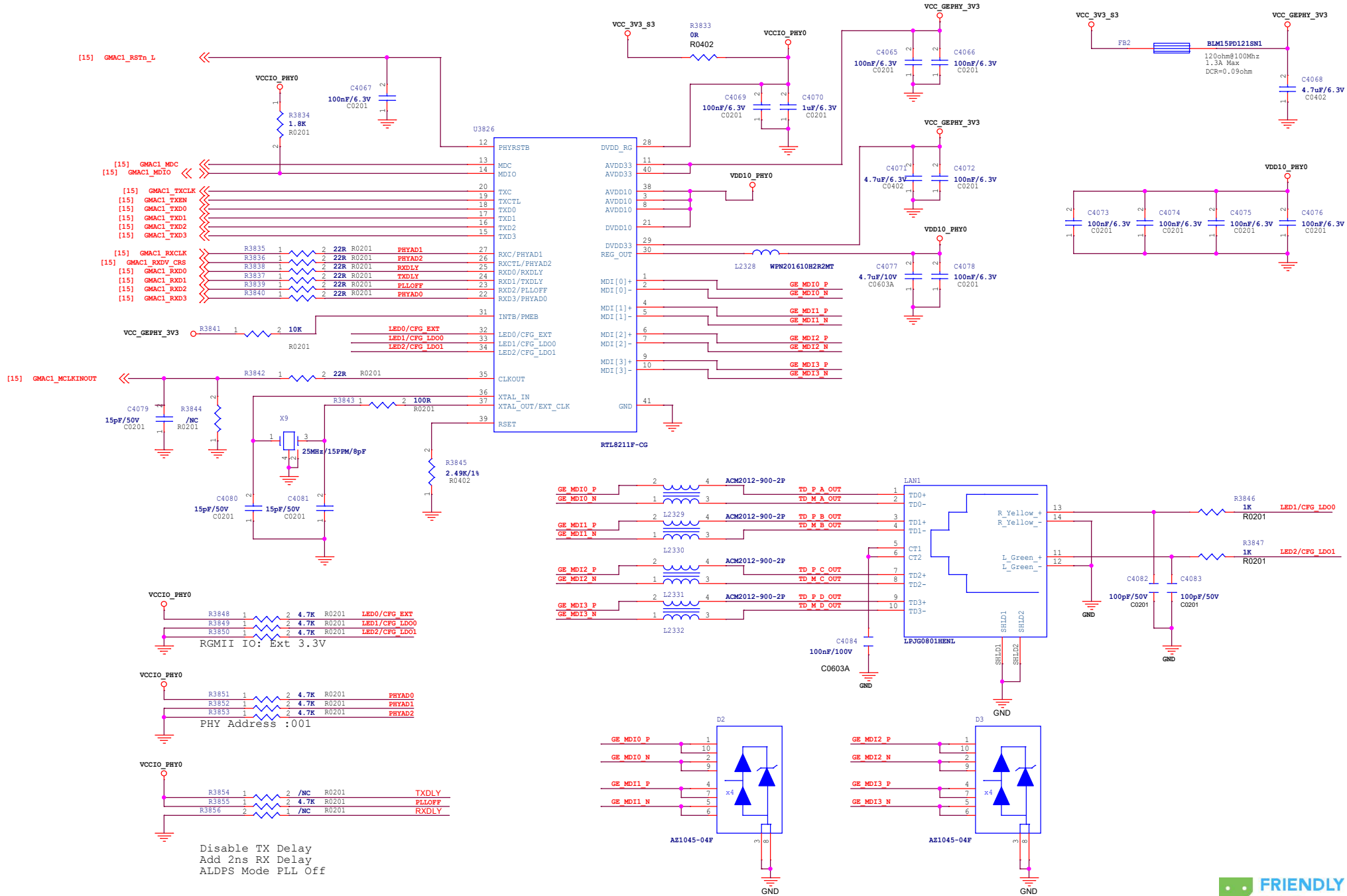
I2C0_SCL_M2 [7]
 I2C0_SDA_M2 [7]
 I2C2_SCL_M0 [7]
 I2C2_SDA_M0 [7]

VSEL2 [7]
 VSEL3 [7]
 VSEL6 [7]

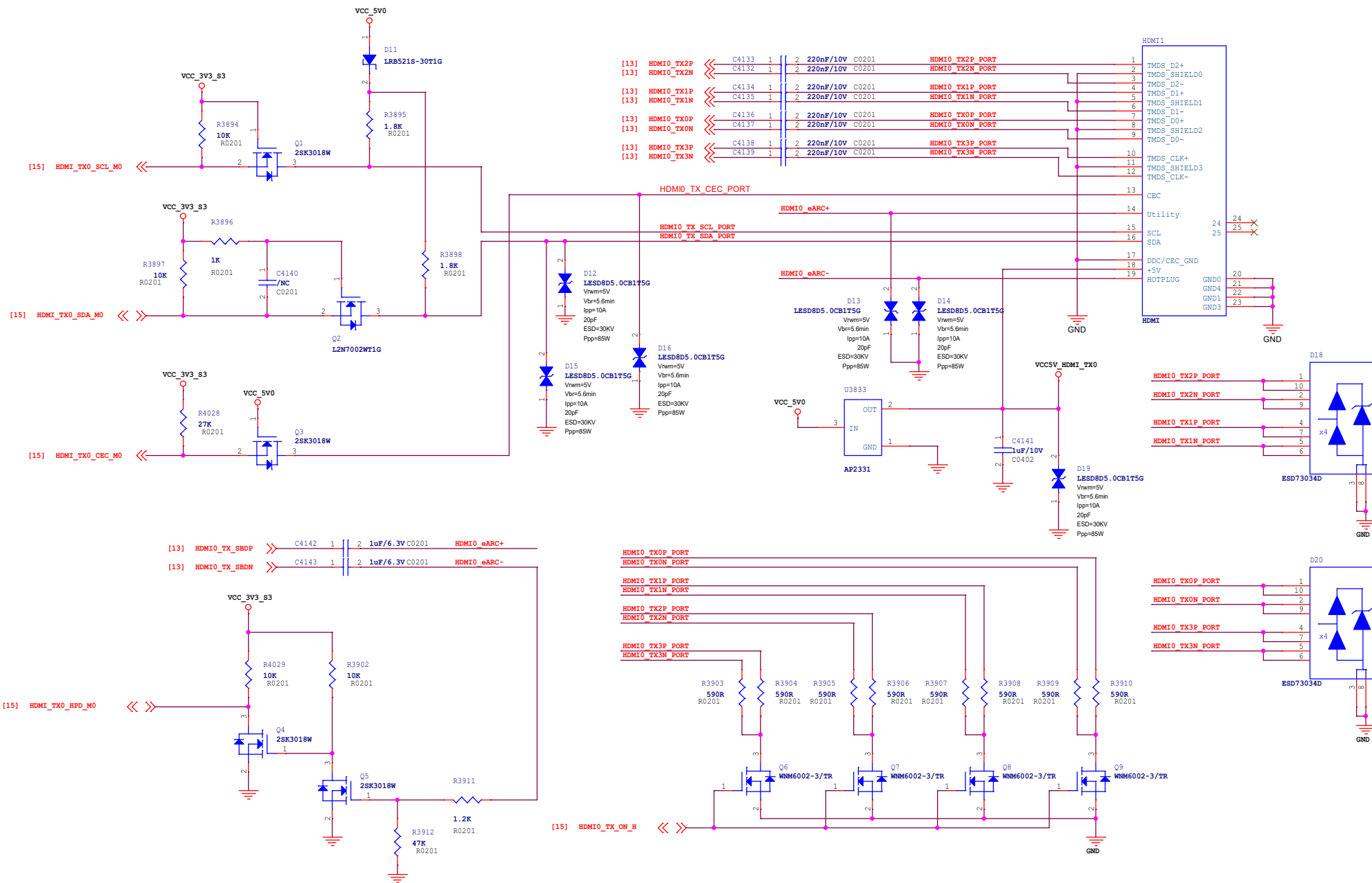
eMMC Interface



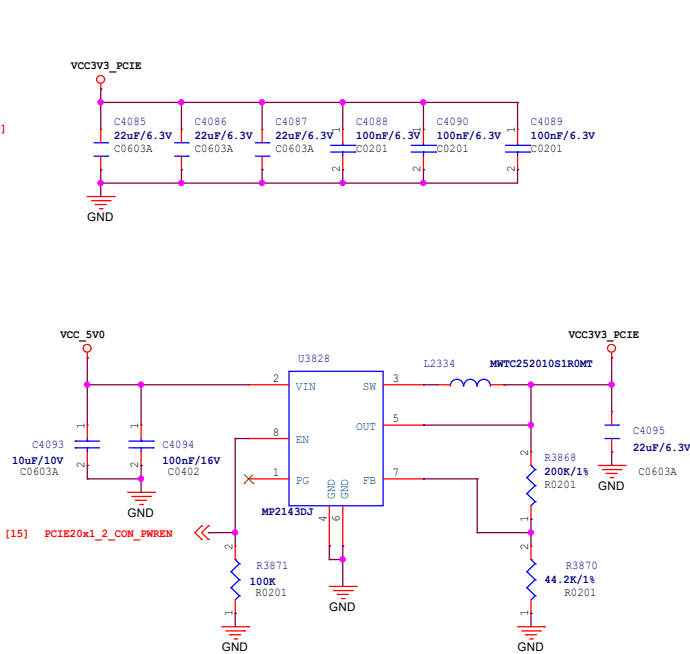
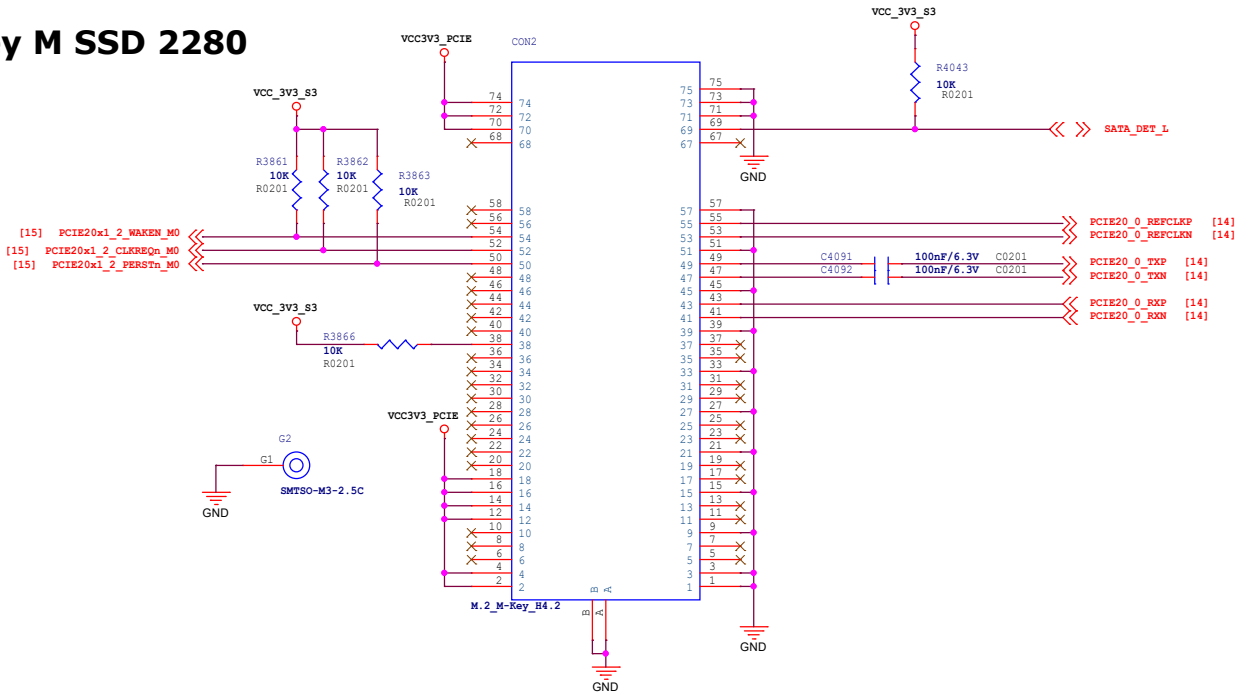
1G Ethernet



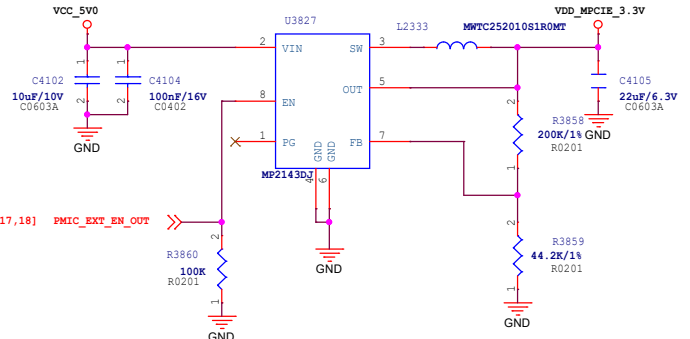
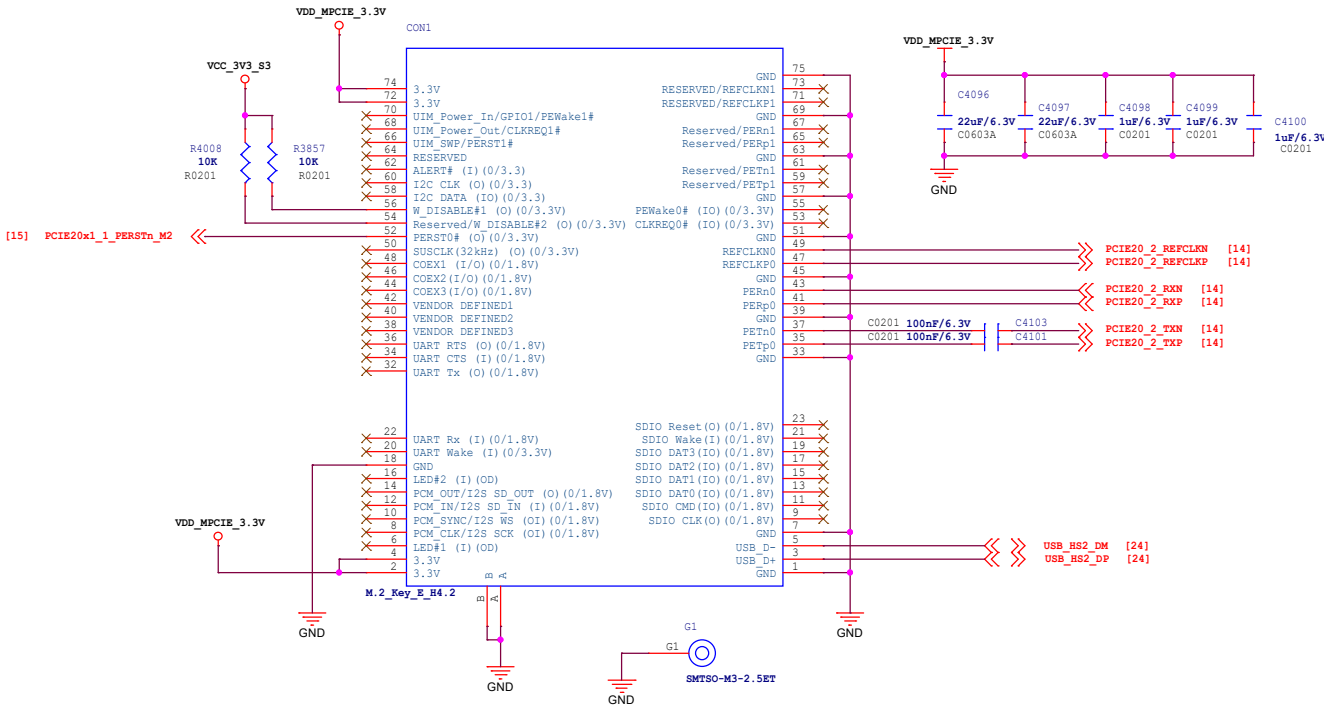
HDMI TX0



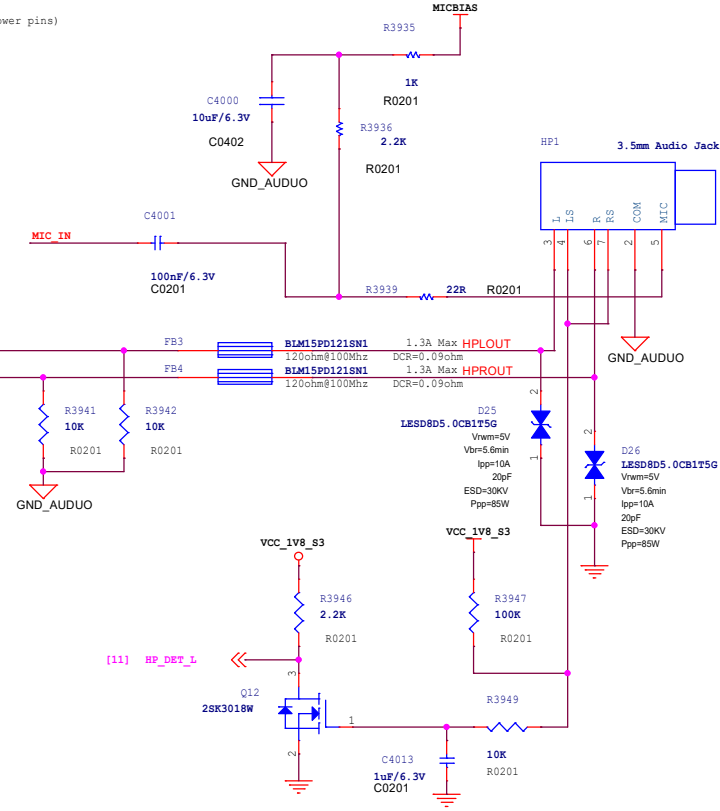
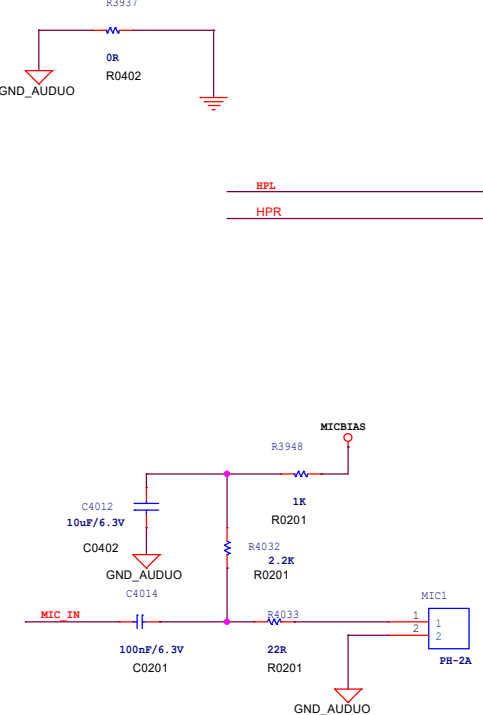
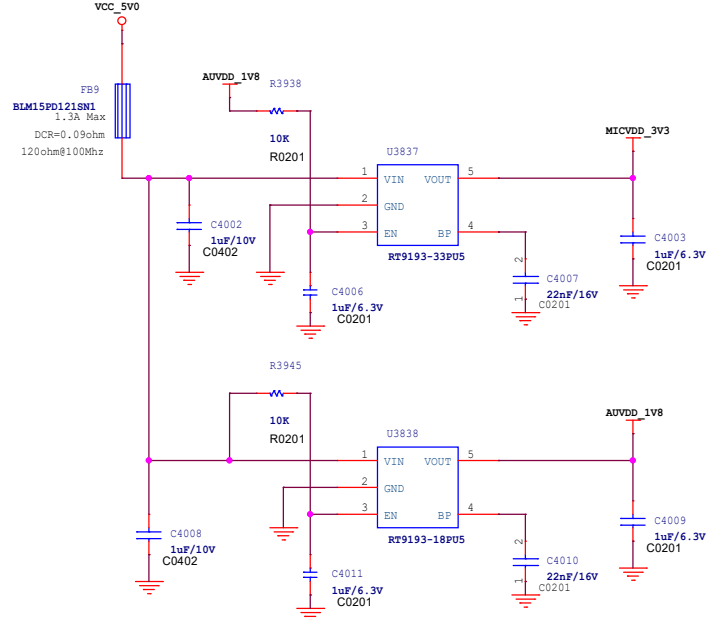
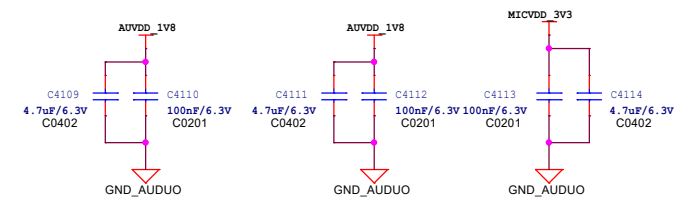
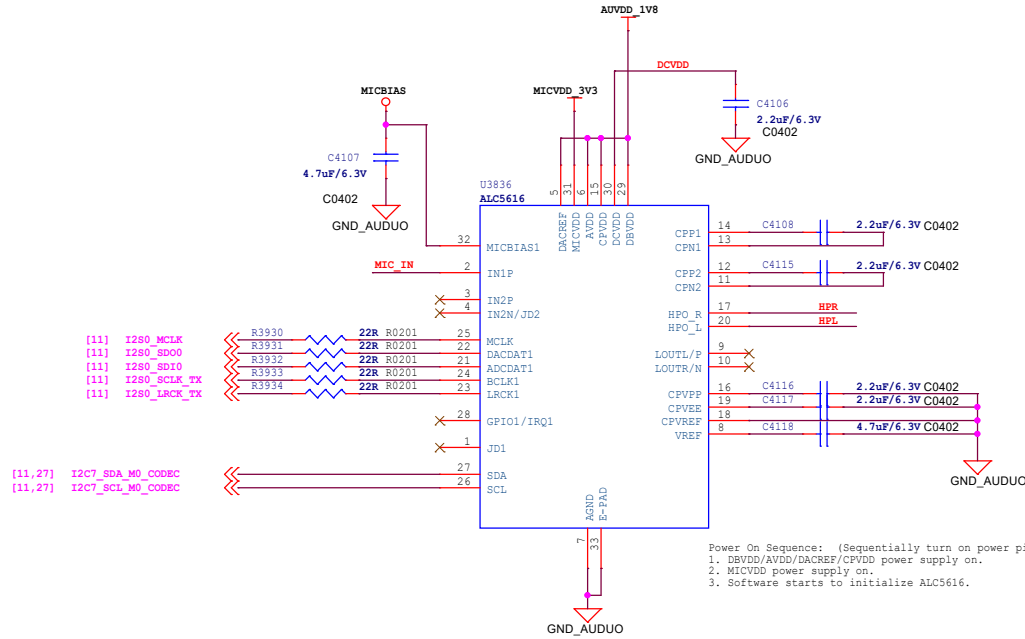
M.2 Key M SSD 2280



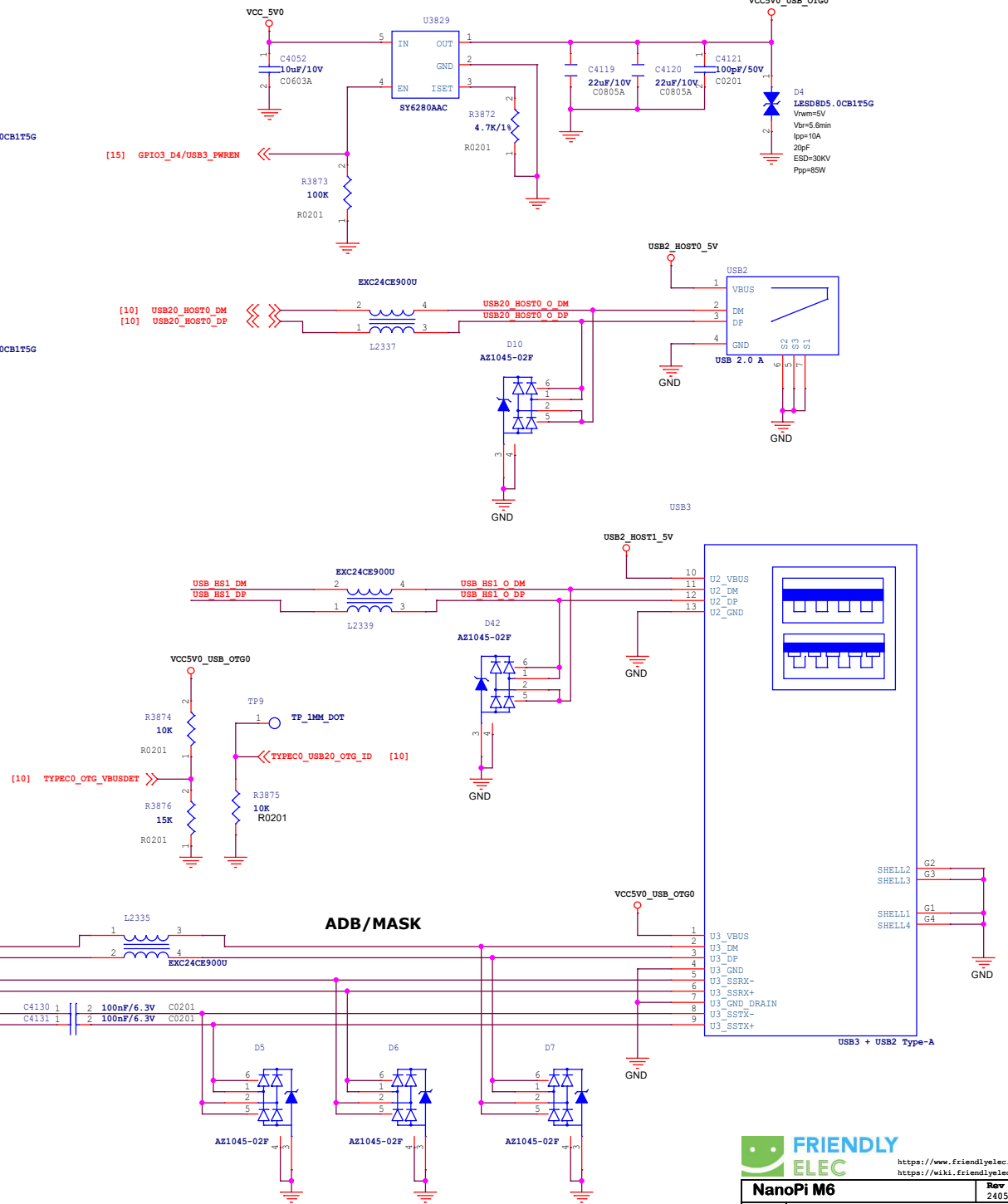
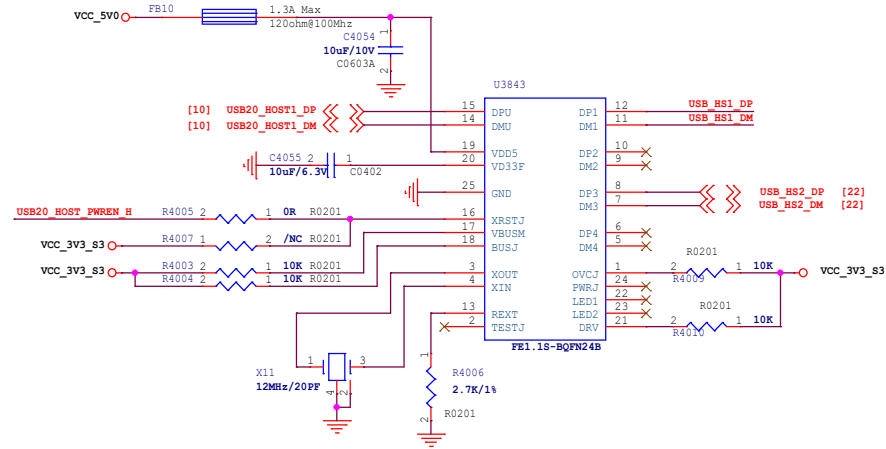
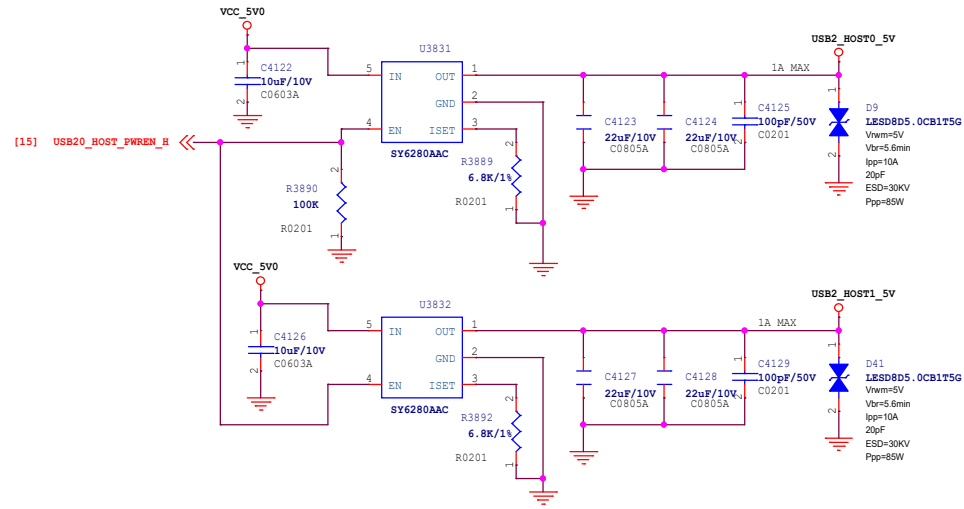
M.2 Key E Wi-Fi&BT 2230



Audio



USB 2.0 & USB 3.0

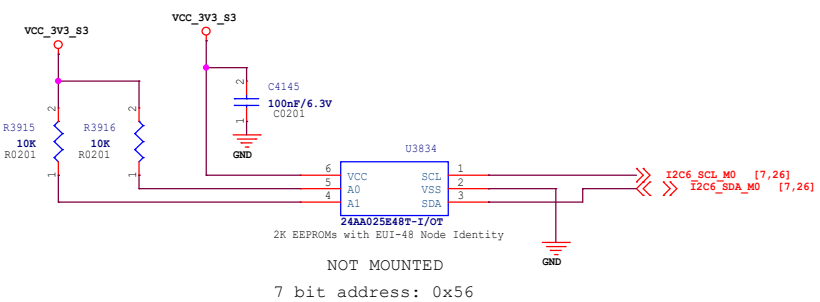


1



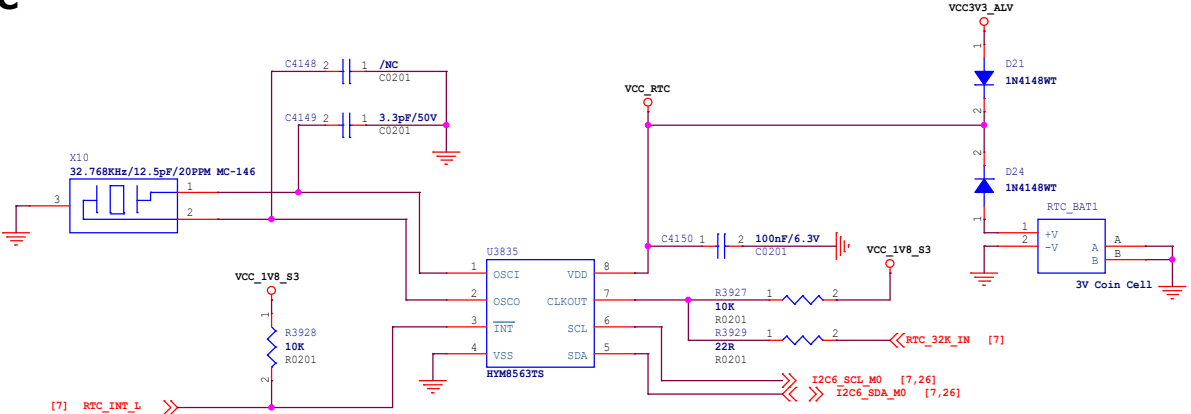
EUI-48 Node Identity

D



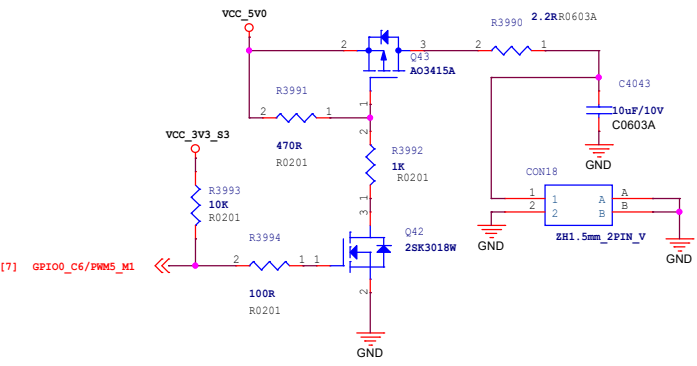
RTC

C

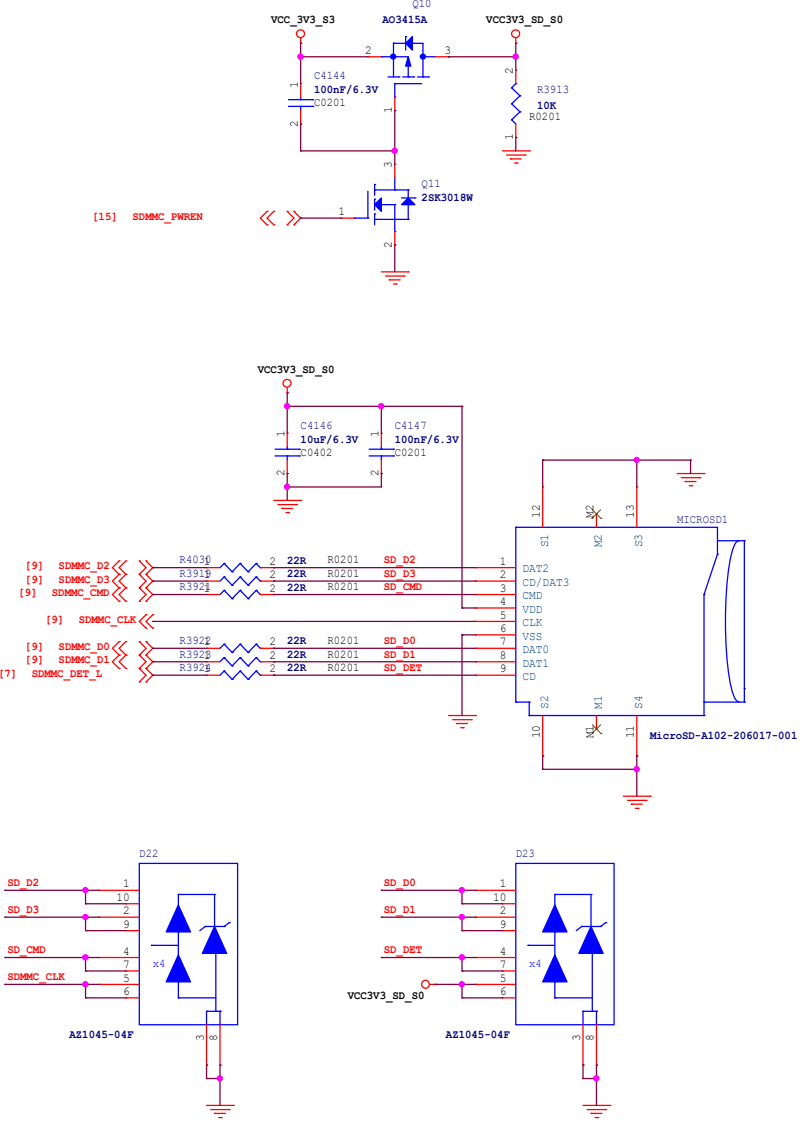


5V Fan

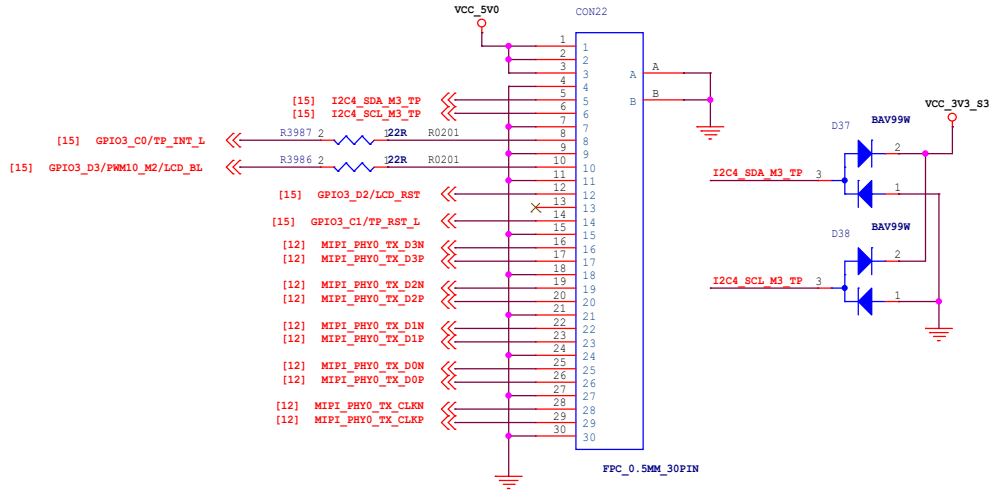
A



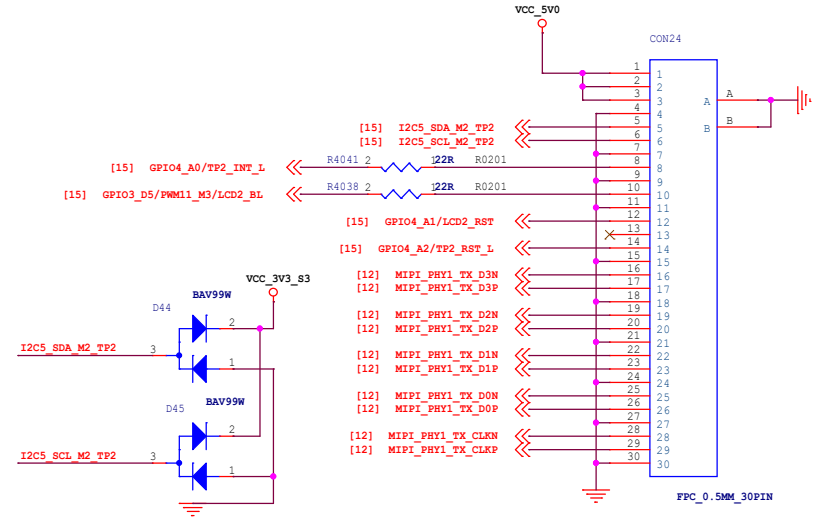
microSD



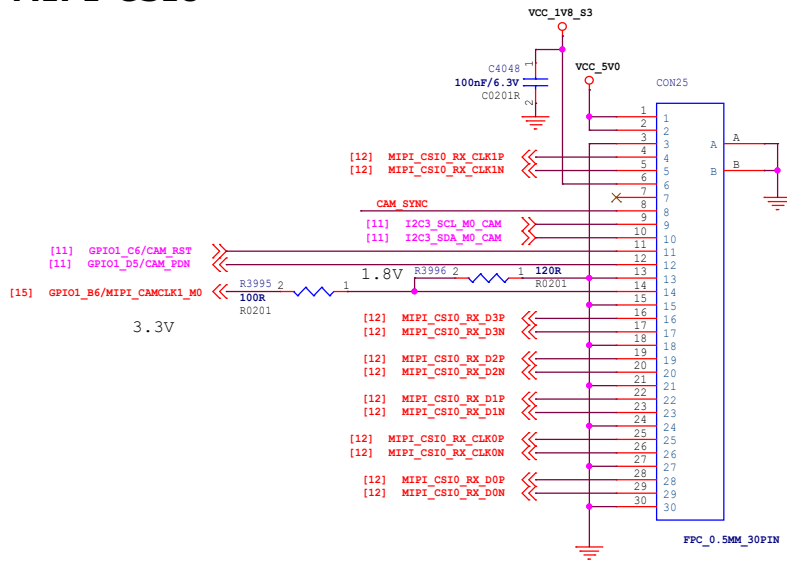
MIPI-DSIO



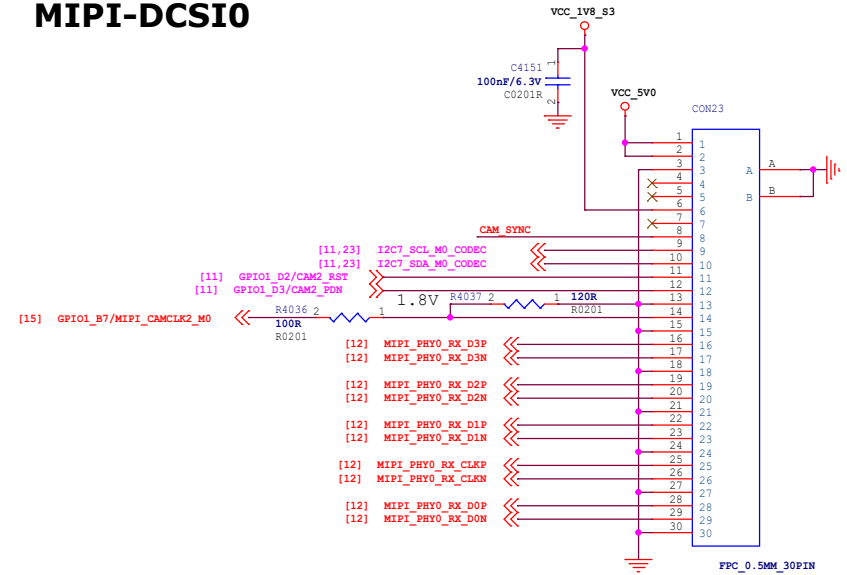
MIPI-DSI1



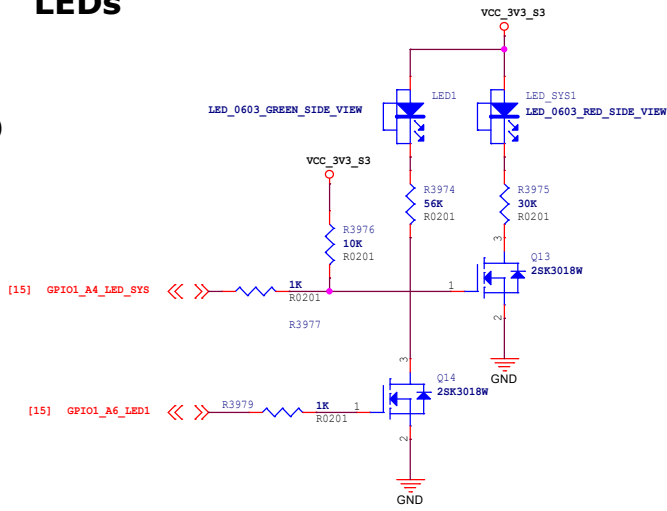
MIPI-CSIO



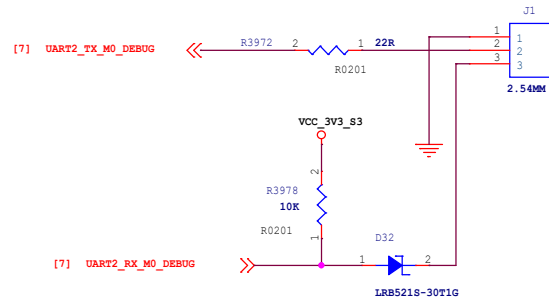
MIPI-DCSIO



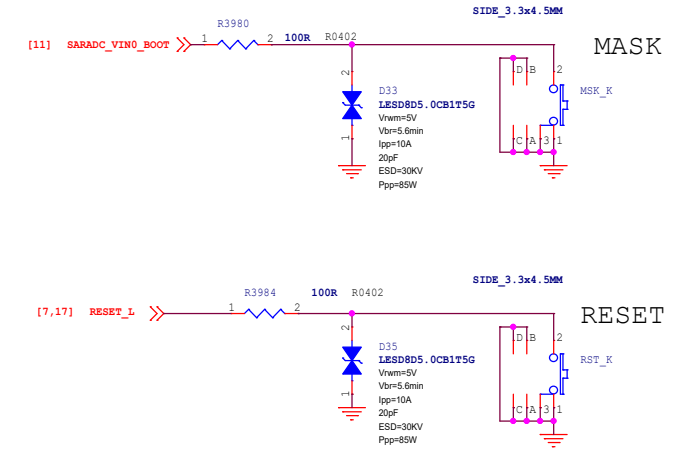
LEDs



Debug



Buttons



GPIO

I2C0: RK860
I2C1: GPIO
I2C2: RK860
I2C3: MIPI CSI A/GPIO
I2C4: MIPI DSI A
I2C5: MIPI DSI B
I2C6: RTC,
I2C7: Codec, MIPI CSI B
I2C8: GPIO

UART0: M2, GPIO
UART1: NC
UART2: M0, Debug
UART3: NC
UART4: M2, GPIO
UART5: M1, GPIO
UART6: M1, GPIO
UART7: M2, GPIO
UART8: M0, GPIO
UART9: NC

